

StudentZone — 2018 年 4 月 「ADALM1000」で、SMU の基本を学ぶ トピック 4: RC 回路の過渡応答

著者: Doug Mercer、Antoniu Miclaus

Share on   

アナログ・ダイアログの 2017 年 12 月号から、アクティブ・ラーニング・モジュール「ADALM1000」について紹介しています。今回も、引き続き同モジュールを使用して、小規模かつ基本的な測定を行う方法を説明します。ADALM1000 に関する以前のの記事は、[こちら](#)からご覧になれます。

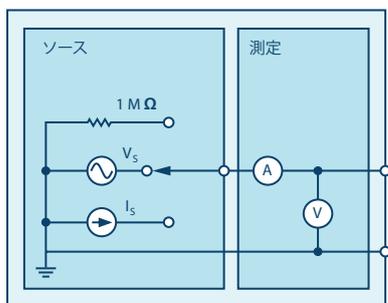


図 1. ADALM1000 のブロック図

それでは、実験を始めましょう。

目的

この実験では、RC 直列回路の過渡応答について学びます。パルス信号を用いて時定数についての考え方を理解することを目標とします。

背景

今回の実験では、RC 回路にパルス信号を印加し、その回路の過渡応答を解析します。RC 回路の時定数により、回路の応答であるパルスの幅にどのような影響が及ぶかを明らかにします。

時定数 τ とは、RC 回路や RL 回路において、電圧や電流がある一定の値に達するまでに要する時間のことです。一般に、時定数の 4 倍 (4τ) を超えると、RC 回路のコンデンサは完全に充電されたと見なされます。そのときコンデンサ両端の電圧は、最大値の約 98 % になります。一般に、この時間内の電圧の変化が回路の過渡応答として扱われています。そして、スイッチングが生じてから時定数の 5 倍 (5τ) 以上の時間が経過したとき、電流と電圧は最終値に達します。この状態は定常応答とも呼ばれています。

表 1 は、時定数の何倍かの時間が経過したときに、RC 回路のコンデンサがどのような状態になるのかをまとめたものです。電圧と電流の値が、最大値に対してどの程度の割合まで達するのかを示しています。

表 1. コンデンサの電圧と電流の値。時定数の何倍かの時間が経過したときの、最大値に対する割合を示しています。

時間 [τ]	最大値に対する割合	
	電圧	電流
0.5τ	39.3%	60.7%
0.7τ	50.3%	49.7%
τ	63.2%	36.8%
2τ	86.5%	13.5%
3τ	95.0%	5.0%
4τ	98.2%	1.8%
5τ	99.3%	0.7%

実際には、コンデンサが 100 % まで充電されることはありません。そのため、実用上は、時定数の 5 倍の時間が経過したとき、コンデンサはフルに充電されたと見なしています。

RC 回路の時定数は、等価容量の値と、等価容量の片端から見たときのテブナン抵抗の値の積で求められます。

$$\tau = R \times C \quad (1)$$

パルス信号というのは、あるレベルから別のレベルまで両方向に変化する電圧または電流のことです。波形において、高いレベルに保持される時間と低いレベルに保持される時間が等しい場合には、方形波と呼ばれます。その場合、パルスのサイクル（高いレベルと低いレベルの対）の長さを周期 T と呼びます。

理想的な方形波のパルス幅 t_p は、周期の 1/2 になります。

パルス幅と周波数の関係は、次式によって表すことができます。

$$f = \frac{1}{(2t_p)} \quad (2)$$

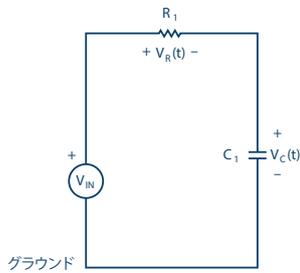


図 2. RC 直列回路

キルヒホッフの法則から、コンデンサの両端の充電電圧 $V_C(t)$ は、次式のようになります。

$$V_C(t) = V \left(1 - e^{-\frac{t}{RC}} \right) \quad t \geq 0 \quad (3)$$

ここで、 V は $t = 0$ のときに回路に印加する電源電圧、 $RC (= \tau)$ は時定数です。

図 3 に示すように、応答曲線は時間とともに増加していきます。

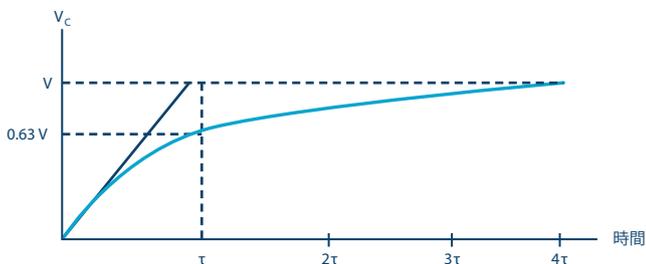


図 3. ステップ入力に対する RC 直列回路の応答。コンデンサの充電電圧をプロットしたもので、時間軸は τ で正規化しています。

このコンデンサの放電電圧は次式で表されます。

$$V_C(t) = V_0 e^{-\frac{t}{RC}} \quad t \geq 0 \quad (4)$$

ここで、 V_0 は $t = 0$ におけるコンデンサの初期電圧、 $RC (= \tau)$ は時定数です。応答曲線は、図 4 に示すように指数関数的に低下していきます。

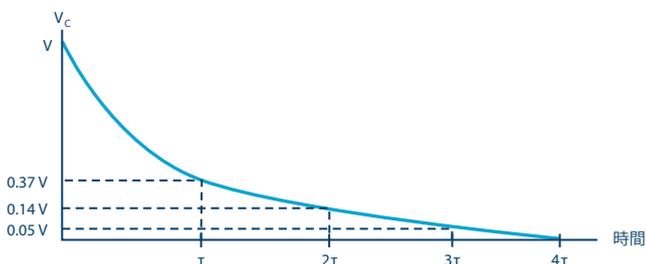


図 4. RC 直列回路におけるコンデンサの放電電圧

準備するもの

- ▶ ADALM1000
- ▶ 抵抗: 2.2 k Ω 、10 k Ω
- ▶ コンデンサ: 1 μ F、0.01 μ F

手順

- ▶ 1. ソルダレス・ブレッドボード上に R_1 (2.2 k Ω)、 C_1 (1 μ F) を差し込んで、図 5 に示す回路を構成します。そのうえで、「ALICE」のオシロスコープ・ソフトウェアを起動します。
- ▶ 2. チャンネル A の AWG (任意信号発生器) の「Min」を 0.5 V に設定し、「Max」を 4.5 V に設定します。そして、2.5 V を中心値とする 4 Vp-p の方形波を入力電圧として回路に印加します。AWG A の「Mode」ドロップダウン・メニューで「SVMI」モードを選択します。また、AWG A の「Shape」ドロップダウン・メニューで「Square」を選択します。さらに、AWG B の「Mode」ドロップダウン・メニューでは「Hi-Z」モードを選択します。

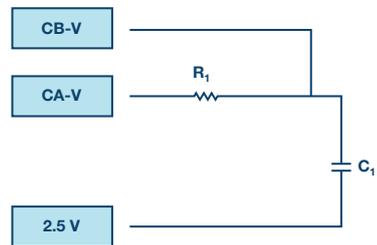


図 5. ブレッドボードを使って構成した RC 回路

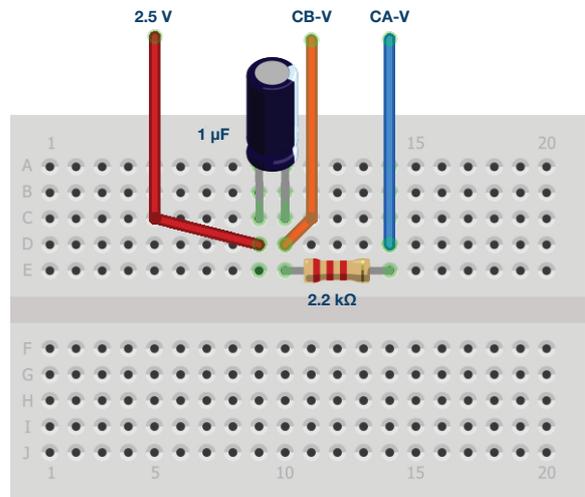


図 6. RC 回路の外観。ブレッドボードに R_1 (2.2 k Ω)、 C_1 (1 μ F) を接続して構成しました。

- ▶ 3. ALICE の「Curves」ドロップダウン・メニューで、表示を行うために「CA-V」と「CB-V」を選択します。また「Trigger」ドロップダウン・メニューで「CA-V」と「Auto Level」を選択します。約 2 サイクル分の方形波がグリッド上に表示されるように、時間のスケールを調節します。



図 7. オシロスコープの構成

この構成は、オシロスコープのチャンネル A によって回路の入力を観測し、チャンネル B によって回路の出力を観測するというものです。「Sync AWG」セレクトがチェックされていることも確認してください。

- ▶ 4. 以下に示す 3 つの条件下で回路の応答を観測し、結果を記録します。
 - a. パルス幅が 5τ よりかなり長い場合: 方形波の各サイクル内でコンデンサを完全に充放電できるだけの時間を確保します。それが可能になるように、AWG A の出力周波数を設定します。パルス幅を 15τ とし、式 (2) に従って周波数を設定してください。周波数の値を求めると約 15 Hz になるはずですが、可能であれば、画面上で、得られた波形を基にして時定数を測定してください。時定数を容易に測定できない場合には、考えられる理由を説明してください。
 - b. パルス幅が 5τ の場合: パルス幅が 5τ になるように周波数を設定します (周波数は約 45 Hz になるはずですが)。この条件では、各パルスのサイクルでちょうどコンデンサの充放電が完了するはずですが (図 3、図 4)。

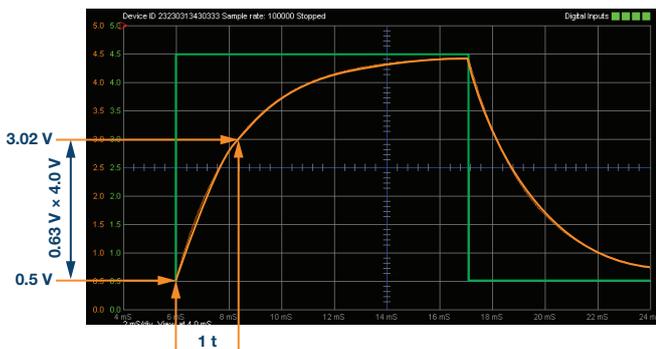


図 8. 時定数の測定。マス目の数を数えることにより、おおよその値を把握することができます。

- c. パルス幅が 5τ よりかなり短い場合: この条件下では、放電に切り替わる前にコンデンサを十分に充電 (またはその逆) できるだけの時間はありません。ここではパルス幅を 1.0τ とし、それに基づいて周波数を設定してみてください。
- ▶ 5. R_1 を $10\text{ k}\Omega$ 、 C_1 を $0.01\text{ }\mu\text{F}$ として上記の手順を繰り返し、測定結果を記録します。

問題

- ▶ 1. 式 (1) を使って時定数 τ を算出し、4-b で得られた測定値と比較してください。
- ▶ 2. R を $10\text{ k}\Omega$ 、 C を $0.01\text{ }\mu\text{F}$ に変更し、時定数の算出、測定値との比較を行ってください。

答えは [StudentZone](#) で確認できます。

注記

アクティブ・ラーニング・モジュールを使用する記事では、本稿と同様に、ADALM1000 に対するコネクタの接続やハードウェアの設定を行う際、以下のような用語を使用することにします。まず、緑色の影が付いた長方形は、ADALM1000 が備えるアナログ I/O のコネクタに対する接続を表します。アナログ I/O チャンネルのピンは「CA」または「CB」と呼びます。電圧を印加して電流の測定を行うための設定を行う場合には、「CA-V」のように「-V」を付加します。また、電流を印加して電圧を測定するための設定を行う場合には、「CA-I」のように「-I」を付加します。1 つのチャンネルをハイ・インピーダンス・モードに設定して電圧の測定のみを行う場合、「CA-H」のように「-H」を付加して表します。

同様に、表示する波形についても、電圧の波形は「CA-V」と「CB-V」、電流の波形は「CA-I」と「CB-I」のように、チャンネル名と V (電圧)、I (電流) を組み合わせる表します。

本稿の例では、ALICE (Active Learning Interface for Circuits and Electronics) の Rev 1.1 を使用しています。

同ツールのファイル (alice-desktop-1.1-setup.zip) は、[こちら](#) からダウンロードすることができます。

ALICE は、次のような機能を提供します。

- ▶ 電圧/電流波形の時間領域での表示、解析を行うための 2 チャンネルのオシロスコープ
 - ▶ 2 チャンネルの AWG (任意信号発生器) の制御
 - ▶ 電圧と電流のデータの X/Y 軸プロットや電圧波形のヒストグラムの表示
 - ▶ 2 チャンネルのスペクトル・アナライザによる電圧信号の周波数領域での表示、解析
 - ▶ スイープ・ジェネレータを内蔵したボーダ・プロッタとネットワーク・アナライザ
 - ▶ インピーダンス・アナライザによる複雑な RLC 回路網の解析、RLC メーター機能、ベクトル電圧計機能
 - ▶ 既知の外付け抵抗または $50\text{ }\Omega$ の内部抵抗に関連する未知の抵抗の値を測定するための DC 抵抗計
 - ▶ 2.5 V の高精度リファレンス「AD584」を利用して行うボードの自己キャリブレーション。同リファレンスはアナログ・パーツ・キット「ADALP2000」に含まれている
 - ▶ ALICE M1K の電圧計
 - ▶ ALICE M1K のメーター・ソース
 - ▶ ALICE M1K のデスクトップ・ツール
- 詳細については[こちら](#)をご覧ください。

注) このソフトウェアを使用するには、PC に ADALM1000 を接続する必要があります。

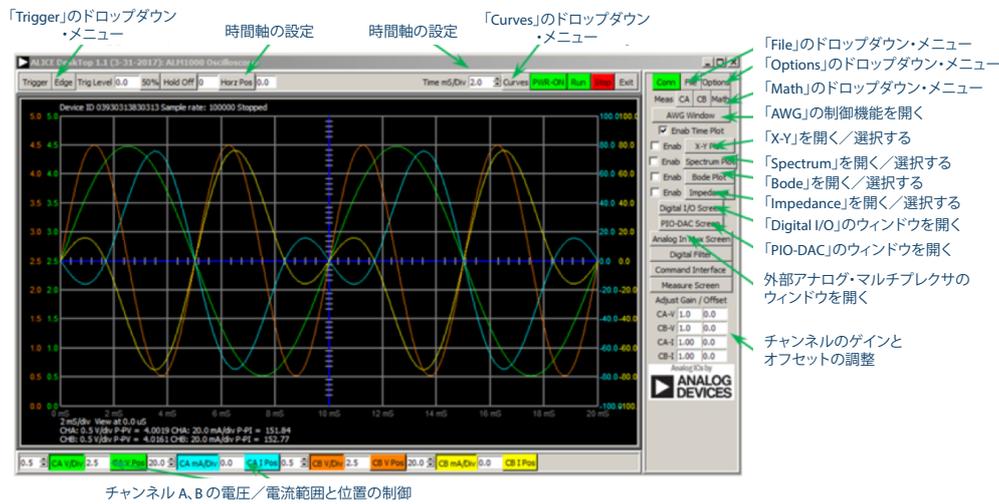


図 5. ALICE Rev 1.1 のデスクトップ・メニュー

著者:

Doug Mercer (doug_mercer@analog.com) は、1977年にレンセラー工科大学で電気電子工学の学士号を取得しました。同年にアナログ・デバイスに入社して以来、直接または間接的に30種以上のデータ・コンバータ製品の開発に携わりました。また、13件の特許を保有しています。1995年にアナログ・デバイスのフェローに任命されました。2009年にフルタイム勤務からは退きましたが、名誉フェローとして仕事を続けており、Active Learning Program にもかかわっています。2016年に、レンセラー工科大学 電気/コンピュータ/システム・エンジニアリング学部の Engineer in Residence に指名されました。



Doug Mercer

この著者が執筆した他の技術文書

StudentZone —
2018年3月
「ADALM1000」で、
SMUの基本を学ぶ —
トピック 3: テブナンの定理、
最大電力伝送定理
Analog Dialogue 52-03

Antoniu Miclaus (antoniu.miclaus@analog.com) は、アナログ・デバイスのシステム・アプリケーション・エンジニアです。アカデミック・プログラムや、Circuits from the Lab® 向けの組み込みソフトウェア、QAプロセス・マネジメントなどに携わっています。2017年2月から、ルーマニアのクルジュナポカで勤務しています。

現在、バベシュボヨイ大学においてソフトウェア・エンジニアリングに関する修士課程にも取り組んでいます。また、クルジュナポカ技術大学で電子工学と通信工学の学士号を取得しています。



Antoniu Miclaus

この著者が執筆した他の技術文書

StudentZone —
2018年3月
「ADALM1000」で、
SMUの基本を学ぶ —
トピック 3: テブナンの定理、
最大電力伝送定理
Analog Dialogue 52-03