

この製品のデータシートに間違いがありましたので、お詫びして訂正いたします。
この正誤表は、2015年1月8日現在、アナログ・デバイセズ株式会社で確認した誤りを記したものです。
なお、英語のデータシート改版時に、これらの誤りが訂正される場合があります。

正誤表作成年月日： 2015年1月8日

製品名：AD5270/AD5271

対象となるデータシートのリビジョン(Rev)：

英語版 Rev.F (03/2013)および日本語版 Rev E, 12/2010

訂正箇所：

以下の箇所に記載されている Table 13 は正しくは Table15 です。

18 ページ、50-TP MEMORY BLOCK の章、3 行目及び 8 行目

50-TP MEMORY BLOCK

The AD5270/AD5271 contain an array of 50-TP programmable memory registers, which allow the wiper position to be programmed up to 50 times. **Table 13** shows the memory map. When the desired wiper position is determined, the user can load the serial data input register with Command 3 (see Table 11) which stores the wiper position data in a 50-TP memory register. The first address to be programmed is Location 0x01 (see **Table 13**); the AD5270/AD5271 increments the 50-TP memory address for each subsequent program until the memory is full. Programming data to 50-TP consumes approximately 4 mA for 55 ms, and takes approximately 350 ms to complete,

19 ページ、RDAC AND 50-TP READ OPERATION の章、10 行目

RDAC AND 50-TP READ OPERATION

A serial data output SDO pin is available for readback of the internal RDAC register or 50-TP memory contents. The contents of the RDAC register can be read back through SDO by using Command 2 (see Table 11). Data from the RDAC register is clocked out of the SDO pin during the last 10 clocks of the next SPI operation.

It is possible to read back the contents of any of the 50-TP memory registers through SDO by using Command 5. The lower six LSB bits, D0 to D5 of the data byte, select which memory location is to be read back, as shown in **Table 13**.

アナログ・デバイセズ株式会社

本社／〒105-6891 東京都港区海岸 1-16-1 ニューピア竹
芝サウスタワービル
電話 03 (5402) 8200
大阪営業所／〒532-0003 大阪府大阪市淀川区宮原 3-5-36 新大
阪 MT ビル 2 号
電話 06 (6350) 6868

20 ページ、Table 12. Write and Read to RDAC and 50-TP Memory の表中、8 行目

Table 12. Write and Read to RDAC and 50-TP Memory

DIN	SDO ¹	Action
0x1C03	0xFFFF	Enable update of the wiper position and the 50-TP memory contents through the RDAC register.
0x0500	0x1C03	Write 0x100 to the RDAC register; wiper moves to ¼ full-scale position.
0x0800	0x0500	Prepares data read from RDAC register.
0x0C00	0x100	Stores RDAC register content into the 50-TP memory. A 16-bit word appears in the 50-TP memory, which contains the contents of the RDAC register (0x100).
0x1800	0x0C00	Prepares data read of last programmed 50-TP memory monitor location.
0x0000	0xXX19	NOP Instruction 0 sends a 16-bit word out of SDO, where the <u>six LSBs</u> (last six bits) are the contents of the last programmed 50-TP memory location, for example, 0x19 (see Table 13).

以上