



概要

MAX16805/MAX16806は、車載インテリア用ルーム ライト、マップライト、カーテシライトなどのアプリ ケーション用のマイクロコントローラまたはスイッチ モードコンバータを不要にするLEDドライバです。 EEPROMでプログラマブルなLED電流検出リファレン スは、1個の検出抵抗ですべてのLEDビン用のLED電流 を設定することによって、製造を簡素化します。デュ アルモードDIM端子と内蔵200Hzランプジェネレータ によって、アナログ制御信号またはPWM制御信号によ るPWM調光が可能になります。調光入力DIMでのアナ ログ制御信号によって、「劇場調光」効果を実装することができます。高速のターンオン/オフ時間によって、 波形整形回路がEMIを最低限に抑制しながら、広範囲の PWM動作が可能になります。EEPROMでプログラマ ブルなLED電流フォールドバックによって、大型ヒート シンクの配置に関連するコストと面積を節減しながら、 高入力電圧での動作が可能になります。MAX16806は、 LED電流をフォールドバックすることによって、外付 け温度センサと連携して、最高LEDジャンク 温度を維持します。サーマルフォールドバック温度の ニーとスロープは、EEPROMでプログラマブルです。 MAX16806のSW端子は、モーメンタリスイッチに必要 なウェッティング電流を供給します。

アプリケーション_

車載インテリア:マップライト、ルームライト、 およびカーテシライト

車載エクステリア:

リアコンビネーションライト(RCL) 日中走行用ライト(DRL) 適応型フロントライト

緊急車両用警報ライト

ナビゲーションおよび航海ナビゲータ

特長

- ◆ EEPROMまたはI²Cでダイナミックにプログラマブル 高入力電圧用LED電流フォールドバック LED電流リファレンス LED電流サーマルフォールドバック(MAX16806)
- ◆ 200Hzの内蔵ランプジェネレータによってµCの PWM信号が不要
- ◆ PWMまたは劇場調光用のフレキシブルなアナログ 制御またはPWM制御
- ◆ モーメンタリスイッチ用のウェッティング電流および バウンス防止(MAX16806)
- ◆ 出力能力が最大39Vの5.5V~40V入力
- ◆ 可変LED電流: 35mA~350mA
- ◆ 波形整形によって調光中のEMIを最低限に抑制
- ◆ 出力短絡および過温度保護
- ♦ 動作温度範囲: -40℃~+125℃

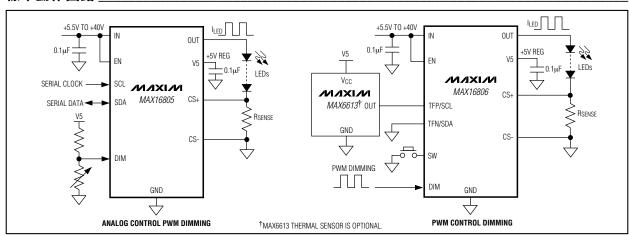
型番

PART	TEMP RANGE	PIN PACKAGE	PKG CODE	
MAX16805ATP+	-40°C to +125°C	20 TQFN-EP**	T2055M-5	
MAX16806ATP+	-40°C to +125°C	20 TQFN-EP**	T2055M-5	

- +は鉛フリーパッケージを示します。
- **EP = エクスポーズドパッド。

ピン配置はデータシートの最後に記載されています。

標準動作回路



MIXIM

Maxim Integrated Products 1

本データシートに記載された内容はMaxim Integrated Productsの公式な英語版データシートを翻訳したものです。翻訳により生じる相違及び 誤りについては責任を負いかねます。正確な内容の把握には英語版データシートをご参照ください。

ABSOLUTE MAXIMUM RATINGS

IN to GND0.3V to +45V DIM, OUT, EN to GND0.3V to (V _{IN} + 0.3V) IN Slew Rate (20V < V _{IN} < 45V)250mV/µs SDA, SCL (MAX16805), TFN/SDA,	Maximum Current Into Any Pin (except IN and OUT)±20mA Continuous Power Dissipation (T _A = +70°C) 20-Pin Thin QFN (derate 34.5mW/°C above +70°C)2758.6mW Operating Temperature Range40°C to +125°C
TFP/SCL (MAX16806) to GND0.3V to +6V CFD, CS+, V5 to GND0.3V to +6V DGND and CS- to GND0.3V to +0.3V OUT Short Circuited to GND Duration (V _{IN} < +16V)1 hour	Junction Temperature+150°C Storage Temperature Range65°C to +150°C Lead Temperature (soldering, 10s)+300°C

Stresses beyond those listed under "Absolute Maximum Ratings" may cause permanent damage to the device. These are stress ratings only, and functional operation of the device at these or any other conditions beyond those indicated in the operational sections of the specifications is not implied. Exposure to absolute maximum rating conditions for extended periods may affect device reliability.

ELECTRICAL CHARACTERISTICS

 $(V_{IN}=V_{EN}=12V,\ C_{V5}=0.1\mu\text{F},\ I_{V5}=0,\ CS\text{-}=GND,\ R_{SENSE}=0.56\Omega,\ V_{DIM}=4V,\ DGND=GND,\ TFP/SCL=5V,\ TFN/SDA=0V,\ SW=CFD=Open,\ T_{A}=T_{J}=\text{-}40^{\circ}\text{C}\ to\ +125^{\circ}\text{C},\ unless\ otherwise\ noted.}$

PARAMETER	SYMBOL	COND	ITIONS	MIN	TYP	MAX	UNITS
Supply Voltage Range	V _{IN}	(Note 2)		5.5		40	V
Ground Current	IG	I _{LOAD} = 350mA			2.5	4.5	mA
Shutdown Supply Current	ISHDN	V _{EN} ≤ 0.3V	V _{EN} ≤ 0.3V		12	40	μΑ
Guaranteed Output Current	lout	$R_{SENSE} = 0.55\Omega$	RSENSE = 0.55Ω				mA
Output Current Accuracy		35mA < I _{OUT} < 350m not included	nA, R _{SENSE} tolerance			3.0	%
D (N	41/	I _{OUT} = 350mA, 12V <	< V _{IN} < 40V		0.4	1.2	.,
Dropout Voltage (Note 3)	ΔV _{DO}	I _{OUT} = 350mA, 6.5V	I _{OUT} = 350mA, 6.5V < V _{IN} < 12V		0.5	1.5	V
Output Current Slew Rate		Current rising, DIM ri	Current rising, DIM rising to 4V		17		70 A / 10
(External PWM Signal at DIM)		Current falling, DIM f	alling to 0.6V		17		mA/μs
Short-Circuit Current		V _{OUT} = 0V			600		mA
ENABLE INPUT							
EN Input Current	I _{EN}					100	nA
EN Input-Voltage High	VIH			2.8			V
EN Input-Voltage Low	VIL					0.6	V
Enable Turn-On Time	ton	EN rising edge to 90°	% of OUT		225		μs
5V REGULATOR							
Output Voltage Regulation	\/5	0.51//	$0 < I_{V5} < 0.5 \text{mA},$ SW = GND	4.9 5.1	5.1	5.3	
(MAX16806)	V5	6.5V < V _{IN} < 40V	0 < I _{V5} < 2mA, SW = open	4.9	5.1	5.3	V
Output Voltage Regulation (MAX16805)	V5	0 < I _{V5} < 2mA, 6.5V < V _{IN} < 40V		4.9	5.1	5.3	V
CURRENT SENSE	-	•					•
Regulated R _{SENSE} Voltage	V _{RSNS}	VSENSE = [VCS+ - VCS-], Binning Adjustment register at factory default (0x0F)		192	198	204	mV
Input Current (CS+)		V _{CS+} = 210mV		12			μΑ
Input Current (CS-)		V _{CS+} = 210mV				-75	μΑ

ELECTRICAL CHARACTERISTICS (continued)

 $(V_{IN}=V_{EN}=12V,\ C_{V5}=0.1\mu\text{F},\ I_{V5}=0,\ CS\text{-}=GND,\ R_{SENSE}=0.56\Omega,\ V_{DIM}=4V,\ DGND=GND,\ TFP/SCL=5V,\ TFN/SDA=0V,\ SW=CFD=Open,\ T_A=T_J=-40^{\circ}C\ to\ +125^{\circ}C,\ unless\ otherwise\ noted.$ Typical values are at $T_A=+25^{\circ}C.$) (Note 1)

PARAMETER	SYMBOL	CONDITIONS	MIN	TYP	MAX	UNITS
Minimum Regulated VSENSE Programming Range	VSENSE(MIN)		99.4	103	106.6	
Maximum Regulated VSENSE Programming Range	VSENSE(MAX)		192	198	204	mV
Regulated V _{SENSE} Default Voltage	VSENSE(DEF)	Binning Adjustment register at factory default (0x0F)		198		mV
EXTERNAL PWM DIMMING INPUT						
DIM Input Current					0.5	μΑ
Turn-On Time	ton	After DIM rising to 4V (Note 4)		28	52	μs
Turn-Off Time	toff	After DIM falling to 0.6V (Note 4)		19	38	μs
THERMAL FOLDBACK (MAX168)	06 with MAX66	:13)				
Maximum Thermal Foldback Knee Point Programming Range	TF _{KNEE} (MAX)		326	335	354	.,
Minimum Thermal Foldback Knee Point Programming Range	TFKNEE(MIN)		1143	1174	1213	mV
Minimum Thermal Foldback Temperature Programming Range	TF _(MIN)			+60		
Maximum Thermal Foldback Temperature Programming Range	TF _(MAX)			+135		°C
Thermal Foldback Default Threshold Temperature	V _{TH}	Thermal Foldback Knee Point register at factory default (0x00)		+60		°C
Thermal Foldback Default Threshold Voltage	TF _{VTH}			1.174		V
Minimum Thermal Foldback Slope	TF _{SL(MIN)}		3.88	4	4.12	V/V
Maximum Thermal Foldback Slope	TF _{SL(MAX)}		15.52	16	16.48	V/V
Thermal Foldback Default Slope		Thermal Foldback Slope Gain register at factory default (0x03)		4		V/V
TFP/SCL (SCL for MAX16805)	.,	I ² C interface active	-0.3		V5	.,
Voltage Compliance Range	VTFP	Remote thermal sensor active	+0.3		V5	V
TFN/SDA (SDA for MAX16805) Voltage Compliance Range	V _{TFN}		-0.3	_	V5	V
Minimum Thermal Foldback Clamp Current Reduction Range	TF _{C(MIN)}	+25°C ≤ T _A ≤ +125°C		40		%

ELECTRICAL CHARACTERISTICS (continued)

 $(V_{IN}=V_{EN}=12V,\ C_{V5}=0.1\mu\text{F},\ I_{V5}=0,\ CS\text{-}=GND,\ R_{SENSE}=0.56\Omega,\ V_{DIM}=4V,\ DGND=GND,\ TFP/SCL=5V,\ TFN/SDA=0V,\ SW=CFD=Open,\ T_{A}=T_{J}=-40^{\circ}\text{C}\ to\ +125^{\circ}\text{C},\ unless\ otherwise\ noted.}$

PARAMETER	SYMBOL	CONDITIONS	MIN	TYP	MAX	UNITS
Maximum Thermal Foldback Clamp Current Reduction Range	TF _{C(MAX)}	+25°C ≤ T _A ≤ +125°C		100		%
Default Thermal Foldback Clamp Current Reduction Range	TF _{DEF}	Thermal Foldback Clamp register at factory default (0x07), +25°C ≤ T _A ≤ +125°C		40		%
THERMAL PROTECTION						
Thermal Shutdown Temperature	T _{J(SHDN)}			+155		°C
Thermal Shutdown Hysteresis				+23		°C
LED CURRENT FOLDBACK						
Minimum Input LED Current Foldback Range	VCFD(MIN)			11.4		V
Maximum Input LED Current Foldback Range	VCFD(MAX)			16.4		V
LED Current Foldback Default Level	V _{CFD}	LED Current Foldback Threshold register at factory default (0x00)		16.4		V
LED Current Foldback Voltage		V _{IN} > 11V, CFD register bit 3 = 0		0.71		\//=+=.=
Step Size		V _{IN} > 11V, CFD register bit 3 = 1		0.355		V/step
INTERNAL RAMP GENERATOR						
Internal RAMP Frequency	f _{RAMP}		176	200	224	Hz
External Sync Frequency Range	fDIM		80		2000	Hz
External Sync Voltage Low					0.4	V
External Sync Voltage High			2.8			V
		V _{DIM} = 0V		0		
Output Current Duty Cycle	IDC	V _{DIM} > (V _{RAMP} + 0.4V) (MAX16806), V _{DIM} > +3.3V (MAX16805)		100		%
Minimum Ramp Peak Programming Range	VRAMP(MIN)		1.49	1.55	1.60	V
Maximum Ramp Peak Programming Range	V _{RAMP} (MAX)		2.77	2.88	3.00	V
Ramp Peak Default Voltage		Ramp Peak register at factory default (0x07)		2.88		V
Ramp Offset Voltage				210		mV
MOMENTARY SWITCH INTERFA	CE (SW) (MAX	16806)	•			
SW Pullup Current	Isw	Vsw = 0V	1		3	mA
SW Input-Voltage High	VIH	Isw = 100µA	4			V
SW Input-Voltage Low	VIL				0.4	V
Minimum Pulse Width			120			ms
Minimum Debounce Time			40			ms

4 ______ MIXIM

ELECTRICAL CHARACTERISTICS (continued)

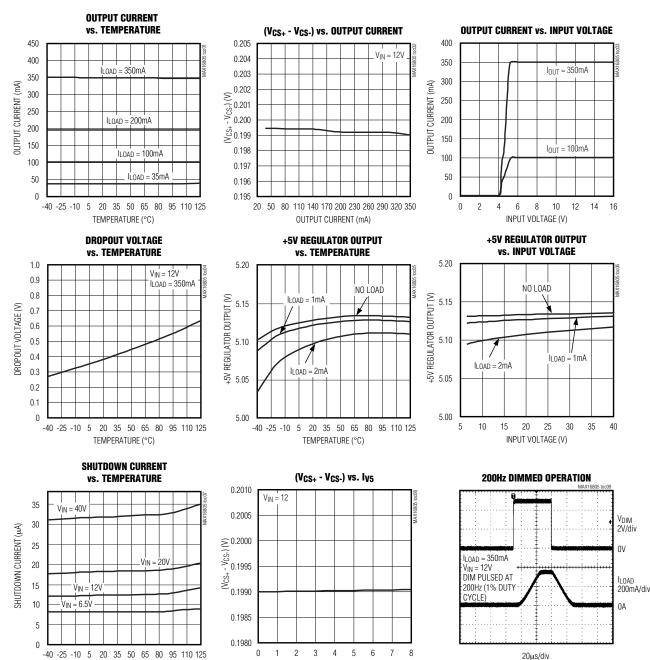
 $(V_{IN}=V_{EN}=12V,~C_{V5}=0.1\mu F,~I_{V5}=0,~CS-=GND,~R_{SENSE}=0.56\Omega,~V_{DIM}=4V,~DGND=GND,~TFP/SCL=5V,~TFN/SDA=0V,~SW=CFD=Open,~T_A=T_J=-40^{\circ}C~to+125^{\circ}C,~unless~otherwise~noted.~Typical~values~are~at~T_A=+25^{\circ}C.)~(Note~1)$

PARAMETER	SYMBOL	CONDITIONS	MIN	TYP	MAX	UNITS
EEPROM			•			
V _{IN} Voltage for EEPROM Programming			20	22	24	V
EEPROM Data-Retention Time			10			Years
I ² C DIGITAL INPUTS (TFP/SCL, T	FN/SDA) (Not	te 5)				
Logic Input-Voltage High	VIH		2.8			V
Logic Input-Voltage Low	V _{IL}				0.8	V
Input Capacitance				5		рF
SDA Output Voltage Low	VoL	I _{SINK} = 3mA			0.4	V
I ² C INTERFACE TIMING (Figure 1	1)					
Serial Clock Frequency	fscl				400	kHz
Bus Free Time Between STOP and START Condition	tBUF		1.3			μs
START Condition Hold Time	thd:Sta		0.6			μs
Clock Low Period	tLOW		1.3			μs
Clock High Period	thigh		0.6			μs
Repeat START Condition Setup Time	tsu:sta		0.6			μs
Data Hold Time	tHD:DAT	A master device must provide a hold time of at least 300ns for the SDA signal (referred to V _{IL} of the SCL signal) in order to bridge the undefined region of SCL's falling edge	0		0.9	μs
Data Setup Time	tsu:dat		100			ns
Receive SCL/SDA Rise Time	tR				300	ns
Receive SCL/SDA Fall Time	tF				250	ns
STOP Condition Setup Time	tsu:sto		0.6			μs
Pulse Width of Spike Suppressed	tsp			50		ns
Transmit SDA Fall Time		I _{SINK} ≤ 6mA, C _B ≤ 400pF (Note 6)			250	ns

- Note 1: All devices 100% production tested at T_J = +25°C. Limits over the operating temperature range are guaranteed by design.
- Note 2: Resistors were added from OUT to CS+ to aid with the power dissipation during testing.
- Note 3: Dropout is measured as follows: Connect a resistor from OUT to CS+. Connect R_{SENSE} = 0.56Ω from CS+ to CS-. Set V_{IN} = V_{OUT} +3V (record V_{OUT} as V_{OUT1}). Reduce V_{IN} until V_{OUT} = 0.97 x V_{OUT1} (record as V_{IN2} and V_{OUT2}). ΔV_{DO} = V_{IN2} V_{OUT2}.
- Note 4: t_{ON} time includes the delay and the rise time needed for l_{OUT} to reach 90% of its final value. t_{OFF} time is the time needed for l_{OUT} to drop below 10%. See the *Typical Operating Characteristics*. t_{ON} and t_{OFF} are tested with 13Ω from OUT to CS+.
- Note 5: TPF/SCL (SCL for MAX16805) and TPN/SDA (SDA for the MAX16805) are I²C interface compatible only when the MAX16805/MAX16806 are the only parts on the bus for production programming.
- Note 6: C_B is the total bus capacitance.

標準動作特性

 $(V_{IN}=12V,V_{EN}=V_{IN},C_{V5}=0.1\mu F,I_{V5}=0,CS-=GND,R_{SENSE}=0.56\Omega,connect~OUT~to~CS+,V_{DIM}=4V,SW=V_{FD}=open,V_{TFP/SC}=5V,V_{TFN/SD}=GND,DGND=GND.T_{A}=+25^{\circ}C,unless~otherwise~noted.)$

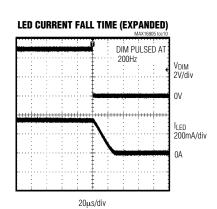


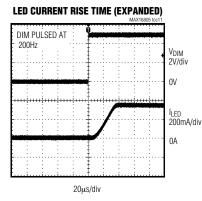
I_{V5} (mA)

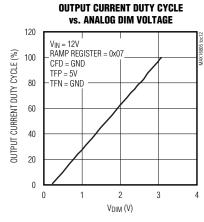
TEMPERATURE (°C)

標準動作特性(続き)

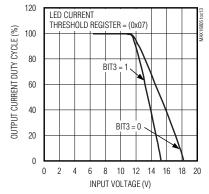
 $(V_{IN}=12V,\,V_{EN}=V_{IN},\,C_{V5}=0.1\mu F,\,I_{V5}=0,\,CS-=GND,\,R_{SENSE}=0.56\Omega,\,connect\,OUT\,to\,CS+,\,V_{DIM}=4V,\,SW=V_{FD}=open,\,V_{TFP/SC}=5V,\,V_{TFN/SD}=GND,\,DGND=GND.\,T_{A}=+25^{\circ}C,\,unless\,otherwise\,noted.)$

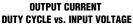


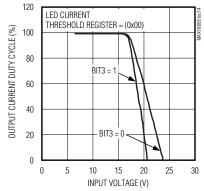




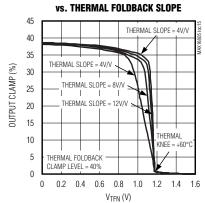
OUTPUT CURRENT
DUTY CYCLE vs. INPUT VOLTAGE



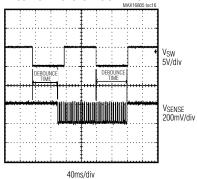




OUTPUT CLAMP





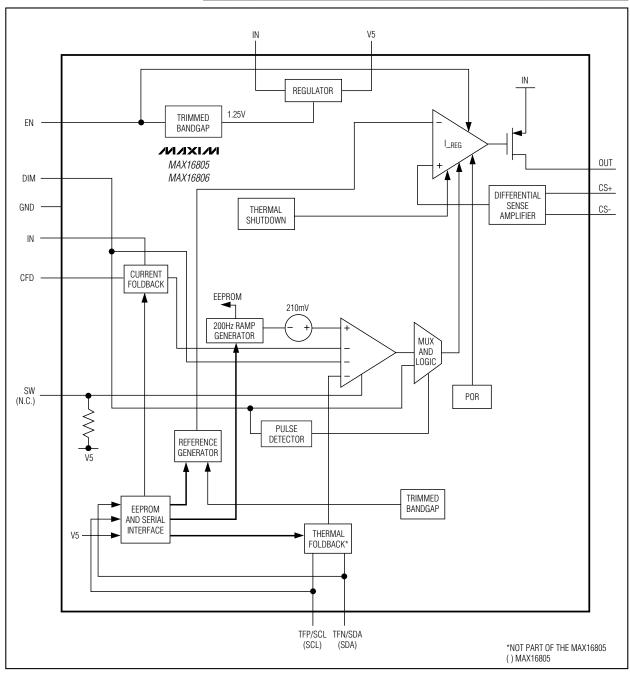


端子説明_

端	子	名称	機能
MAX16805	MAX16806	4 4 4 4 4 4 4 4 4 4 4 4 4 4 4 4 4 4 4 4	1成月년
1, 20	1, 20	OUT	電流安定化出力。端子1と20を接続してください。
2, 3	2, 3	IN	電源入力。0.1µF (min)のコンデンサでINをGNDにバイパスしてください。 端子2と3を接続してください。
4	4	CFD	LED電流フォールドバック調光イネーブル入力。電流フォールドバック調光機能をイネーブルするには、CFDを未接続状態にしてください。LED電流フォールドバック調光機能をディセーブルするには、CFDをローにしてください。
5	5	DGND	ディジタルグランド。GNDに接続してください。
6	_	SCL	I ² Cシリアルクロックの入力
7	_	SDA	I ² Cシリアルデータの入力/出力
8, 10, 16	8, 10,16	GND	グランド
9, 11, 18	9, 18	N.C.	接続なし。未接続状態にしてください(内部接続)。
12, 15	12, 15	V5	5Vの安定化出力。0.1μFのコンデンサをV5とGNDの間に接続してください。 端子12を端子15に接続してください。
13	13	CS+	内蔵差動アンプの正入力。出力電流レベルを設定するには、電流検出抵抗器を CS+とCS-間に接続してください。
14	14	CS-	内蔵差動アンプの負入力。出力電流レベルを設定するには、電流検出抵抗器を CS-とCS+間に接続してください。
17	17	DIM	調光入力。「調光入力(DIM)」の項を参照してください。
19	19	EN	イネーブル入力。出力と5Vレギュレータをイネーブルするには、ENをハイにしてください。
_	11	SW	モーメンタリスイッチのインタフェース。「モーメンタリスイッチのインタフェース(SM)」の項を参照してください。
	6	TFP/SCL	サーマルフォールドバックの正入力/l ² Cシリアルクロックの入力。「熱センサ 入力/l ² Cインタフェース(TFP/SCLおよびTFN/SDA)」の項を参照してください。
_	7	TFN/SDA	サーマルフォールドバックの負入力/I ² Cシリアルデータの入力/出力。「熱センサ 入力/I ² Cインタフェース(TFP/SCLおよびTFN/SDA)」の項を参照してください。
EP	EP	EP	エクスポーズドパッド。電力損失を向上するにはグランドに接続してください。 周辺部のグランド接続として使用しないでください。

8 ______ M/1XI/N

ファンクションダイアグラム



MIXIM

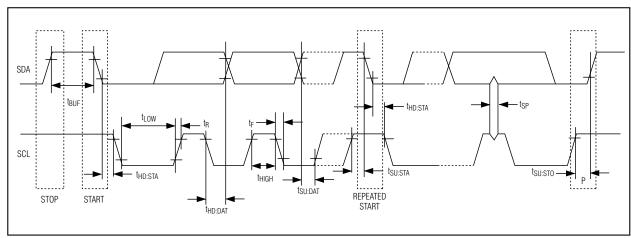


図1. I²Cシリアルインタフェースのタイミング図

詳細

MAX16805/MAX16806は、最大350mAの電流を1列または複数列の高輝度LEDに供給する定電流レギュレータです。5.5V~40Vの幅広い動作入力電圧範囲は、これらのデバイスの自動車用アプリケーションに最適です。MAX16805/MAX16806は、内部ダイナミックレジスタとEEPROMとの通信を可能にするI²Cインタフェースを備えています。

ダイナミックレジスタはMAX16805/MAX16806の機能を制御し、 I^2 Cインタフェースを通じてリアルタイムで更新することができます。レジスタアドレスについては表2を参照してください。入力電圧をオフにすると、ダイナミックレジスタの内容がクリアされます。設定値を保存するには、設定値をEEPROMに保管してください。MAX16805/MAX16806は、電源起動時に保管された設定値をダイナミックレジスタにロードします。また、通常動作中に、EEPROM Content Transfer (EEPROMコンテンツ転送)レジスタへの書込みコマンドによって、保管された設定値がダイナミックレジスタにロードされます。EEPROM Content Transferレジスタへの「書込み」コマンドを発行したのちに、保管された情報をダイナミックレジスタに転送することができます。

MAX16805/MAX16806の5Vレギュレータ(V5)は、最大2mAの電流を外部回路に供給します。ただし、MAX16806の5Vレギュレータは、モーメンタリスイッチを未使用の場合に限り、2mAの出力電流を供給することができます。モーメンタリスイッチがアクティブの場合は、MAX16806は最大0.5mAの電流を供給することができます。また、MAX16805/MAX16806は、過熱/出力短絡保護を備えています。幅広い動作電圧範囲によって、負荷ダンブ状態で見られるような最大45Vの大きな過渡からデバイスが保護されます。

MAX16805/MAX16806はフィードバックループを使って、出力電流を制御します。検出抵抗器の両端の差動電圧は固定リファレンス電圧と比較され、その誤差は増幅されて、内部パス素子の駆動力として機能します。「ファンクションダイアグラム」を参照してください。MAX16805/MAX16806は、Binning Adjustment(ビニング調整)レジスタを使ってプログラマブルなLED電流リファレンスを提供します。

これらのデバイスは、1~10個(または11個以上の)の 高輝度LEDに要求されるインピーダンス範囲を駆動す るのに内部で最適化された電流コントローラです。

調光入力(DIM)

MAX16805/MAX16806の調光入力は、アナログ制御信号またはPWM制御信号のいずれかで動作します。パルス検出器が周波数範囲80Hz~2kHzのPWM信号の3つのエッジを検出すると、MAX16805/MAX16806は外部PWM入力信号と同期して、LED電流をパルス幅変調します。アナログ制御信号がDIMに印加されると、MAX16805/MAX16806はDC入力を内部生成された200Hzのランプと比較し、LED電流をパルス幅変調します。200Hzのランプの最大ピーク値をRamp Peak(ランプピーク)レジスタを使って設定することができます。これによって、 V_{DIM} が1.54Vの場合に、 V_{DIM} できます。これによって、 V_{DIM} が1.54Vの場合に、 V_{DIM} できます。

出力電流のデューティサイクルは、 $0\%\sim100\%$ の範囲で調整可能です $(0.21V < V_{DIM} < 3.1V)$ 。

次式を使って、出力電流のデューティサイクルを計算してください。

デューティサイクル = $(V_{DIM} - 0.21V) / V_{RAMP}$

調光機能は、LED輝度調整(「標準動作回路」を参照)と 劇場調光用に使用することができます。外部PWM信号 を使用する場合は、PWMデューティサイクルを変更す ることによって劇場調光が得られます。図2は、DC入力 信号で劇場調光を行う簡略な回路を示しています。

熱センサ入力/I²Cインタフェース (TFP/SCLおよびTFN/SDA)

MAX16806は、TFP/SCLおよびTFN/SDAのデュアル機能入力を備えています。プログラミングモードでは、TFP/SCLおよびTFN/SDAは I^2 Cシリアル通信インタフェースとして機能します。また、TFP/SCLおよびTFN/SDAは、MAX6613などの外部温度センサで生成されたアナログ信号の入力としても機能します。

MAX16805はデュアル機能入力を備えていません。SCL とSDAは、I²Cインタフェースを通じたMAX16805と の通信のみに使用することができます。

モーメンタリスイッチのインタフェース(SW)

MAX16806は、出力電流を100%デューティサイクルにラッチして、アナログ調光信号を無効にするモーメンタリスイッチ(SW)を備えています。MAX16806は、DIMでの外部PWM信号、またはサーマルフォールドバックやLED電流フォールドバックで生成された調光は無効にしません。出力電流を100%のデューティサイクルにラッチするには、SWを1度押してください。DIMのDCレベルで決定された当初のデューティサイクルを復元するには、SWを再度押してください。MAX16806は、最小1mAのウェッティング電流をモーメンタリスイッチに供給します。

過温度保護

MAX16805/MAX16806は、過熱時にはサーマルシャットダウンに移行します。この移行は通常、過負荷状態または出力短絡状態で発生します。ジャンクション温度が $T_J = +155$ $^{\circ}$ C (typ)を上回ると、内部過熱保護回路がパス素子をオフにします。MAX16805/MAX16806は、ジャンクション温度が+23 $^{\circ}$ C (typ)低下すると、サーマルシャットダウンから回復します。この機能は、短絡状態または過負荷状態時にサーマルサイクリングによって自動保護するようにします。

ディジタルインタフェース

MAX16805/MAX16806は、双方向シリアルデータライン(SDA)とシリアルクロックライン(SCL)で構成される I^2 Cの2線式インタフェースを備えています。SDAと

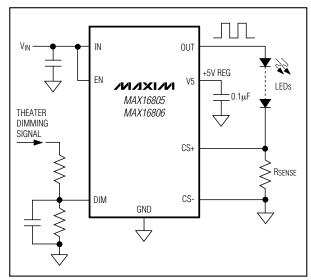


図2. 劇場調光ライト

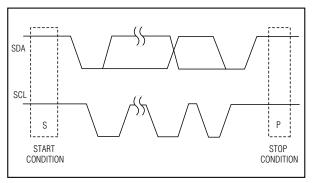


図3. I²C通信のSTARTおよびSTOP条件

SCLによって、最高400kHzのレートでのMAX16805/MAX16806とマスタデバイス間の双方向通信が容易になります。マスタ(通常はマイクロプロセッサ)はバス上でデータ転送を開始し、SCLを生成します。

STARTおよびSTOP条件

インタフェースがビジーでない場合は、SCLおよびSDA はともにハイ状態を維持します。SCLがハイの間に、マスタコントローラはSDAをハイからローに遷移させて、START条件で転送の開始を通知します。スレーブとの通信を終了すると、マスタコントローラはSCLがハイの間にSDAをローからハイに遷移させ、STOP条件を発行します。この時、バスは他の転送に対してフリー状態です(図3)。

ビット転送

1データビットが、各クロックパルスの間に転送されます。SDAライン上のデータは、SCLがハイの間、安定を維持する必要があります(図4)。

アクノリッジ

アクノリッジビットはクロック制御された第9ビットであり、受信側はこのビットを使って各データバイトの受信をハンドシェイクします(図5)。このため、転送される各バイトには、実質的に9ビットが必要です。マスタコントローラは第9クロックパルスを生成し、アクノ

リッジクロックパルス中に受信側がSDAをプルダウンするため、SDAラインはクロックパルスがハイである間はローで安定しています。

スレーブアドレス

MAX16805/MAX16806は、7ビット長のスレーブアドレスを備えています(図6、表1)。7ビットのスレーブアドレスに後続する第8ビットは、R/Wビットです。書込みコマンドの場合はR/Wビットをローに、読取りコマンドの場合はハイに設定してください。

表1. スレーブアドレス

WRITE ADDRESS (HEX)	READ ADDRESS (HEX)
0xEE	0xEF

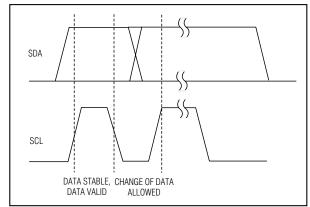


図4. ビット転送

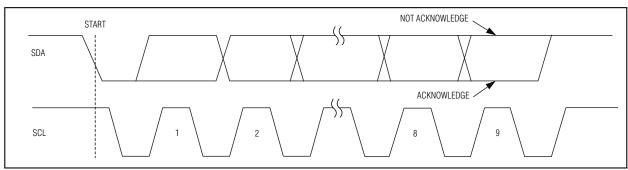


図5. アクノリッジ

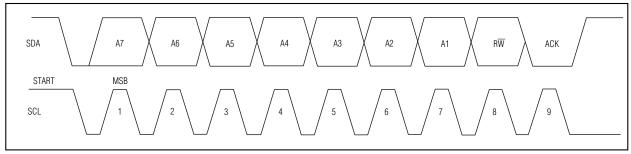


図6. スレーブアドレス

メッセージフォーマット

MAX16805/MAX16806に書き込むには、デバイスのスレーブアドレス、およびゼロに設定された第8ビットのR/Wビットと後続する最低1バイトの情報を送信してください(図7)。情報の第1バイトはコマンドバイトです。コマンドバイトの後に受け取られるバイトは、データバイトです。第1データバイトは、コマンドバイトで選択する内部レジスタに移動します(図8)。1データバイト以上がある場合は、MAX16805/MAX16806は次のレジスタアドレス位置に自動インクリメントし、後続のデータバイトを書き込みます。MAX16805/MAX16806は、レジスタアドレス0x05のEEPROM Content Transfer (EEPROMコンテンツ転送)レジスタまで自動インクリメントします。

読取り動作は、以下のように実行されます。

START条件(S)の後に、7ビットのスレーブIDおよび それに後続するゼロに設定された第8ビット(R/W)が 送出されます。次に、読取り元のアドレス位置を指 定するレジスタアドレスが送出されます。読取り動作を完了するには、マスタが再度のSTART (Sr)およびそれに後続する7ビットのスレーブIDと、今度は読取り動作を示す[1]に設定された第8ビット(R/W)を

表2. レジスタアドレス

REGISTER NAME	REGISTER ADDRESS	NO. OF BITS/ REGISTER
Binning Adjustment	0x00	4
Ramp Peak	0x01	3
LED Current Foldback Threshold (LED_CFT)	0x02	4
Thermal Foldback Knee Point	0x03	4
Thermal Foldback Slope Gain	0x04	2
Thermal Foldback Clamp Level	0x05	3
EEPROM Content Transfer	0x06	_
EEPROM Program Enable	0x08	_
Password Register	0xFF	_

生成する必要があります。一方、現在のアドレス位置がデータ読取りのアドレス位置である場合は、7ビットスレーブIDおよびそれに後続する[1]に設定された第8ビット(R/W)を送出することによって、読取り動作を行うことができます。

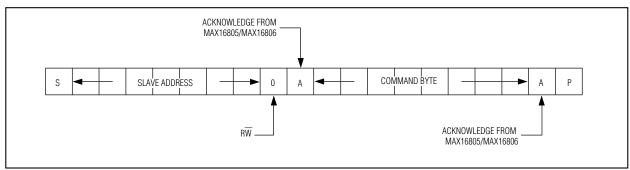


図7. 受信コマンドバイト

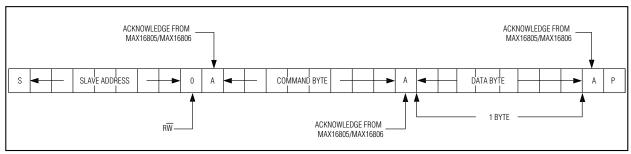


図8. 受信コマンドバイトおよびシングルデータバイト

Binning Adjustment (ビニング調整) レジスタ(0x00)

Binning Adjustmentレジスタは、CS+とCS-間の差動レギュレーション電圧リファレンスを設定する4ビットのレジスタです。データバイトの先頭から4ビットのみがBinning Adjustmentレジスタを更新します。残りの4ビットは無視されます。表3を参照してください。出荷時デフォルトのレジスタ値は198mVです。

Ramp Peak (ランプピーク)レジスタ(0x01)、 MAX16806

Ramp Peakレジスタは、200Hzの内部生成されたランプの最大ピーク値を設定する3ビットのレジスタです。ランプ信号を1.55V~2.88Vのピーク値に設定することができます。データバイトの先頭から3ビットのみがRamp Peakレジスタを更新します。残りの5ビットは無視されます(表4を参照)。出荷時デフォルトのレジスタ値は2.88Vです。

表3. ビニングの調整

REGULATION VOLTAGE (mV)	BIT 3	BIT 2	BIT 1	BIT 0	HEX
103.0	0	0	0	0	(0x00)
109.0	0	0	0	1	(0x01)
115.4	0	0	1	0	(0x02)
121.8	0	0	1	1	(0x03)
128.2	0	1	0	0	(0x04)
134.6	0	1	0	1	(0x05)
141.0	0	1	1	0	(0x06)
147.4	0	1	1	1	(0x07)
153.7	1	0	0	0	(80x0)
160.1	1	0	0	1	(0x09)
166.5	1	0	1	0	(0x0A)
173.0	1	0	1	1	(0x0B)
179.3	1	1	0	0	(0x0C)
185.7	1	1	0	1	(0x0D)
192.1	1	1	1	0	(0x0E)
198.0	1	1	1	1	(0x0F)

LED Current Foldback Threshold (LED電流フォールドバックスレッショルド) (LED_CFT)レジスタ(0x02)

LED_CFTは、LED電流のフォールドバック動作開始のスレッショルドを設定する4ビットのレジスタです。データバイトの先頭から3ビットのみがLED_CFTレジスタを設定します。表5に表示されていないビット3は、LED電流のフォールドバック範囲を設定します。

入力電圧がLED電流のフォールドバックスレッショルドを上回ると、MAX16805/MAX16806はLED電流の減光を開始します。ビット3 = 0の場合は、調光範囲は設定したランプピーク電圧の1.2倍です。ビット3 = 1の場合は、調光範囲は設定したランプピーク電圧の2.4倍です。MAX16805/MAX16806のLED電流フォールドバック機能をディセーブルするには、CFTをGNDに接続してください。出荷時デフォルトのレジスタ値は16Vです。

表4. ランプピーク値

RAMP END POINT (V)	BIT 2	BIT 1	BIT 0	HEX
1.55	0	0	0	(0x00)
1.74	0	0	1	(0x01)
1.93	0	1	0	(0x02)
2.12	0	1	1	(0x03)
2.32	1	0	0	(0x04)
2.51	1	0	1	(0x05)
2.70	1	1	0	(0x06)
2.88	1	1	1	(0x07)

表5. LED電流フォールドバック スレッショルド

CURRENT FOLDBACK THRESHOLD (V)	BIT 2	BIT 1	BIT 0	HEX
16.4	0	0	0	(0x00)
15.7	0	0	1	(0x01)
15.0	0	1	0	(0x02)
14.3	0	1	1	(0x03)
13.5	1	0	0	(0x04)
12.8	1	0	1	(0x05)
12.1	1	1	0	(0x06)
11.4	1	1	1	(0x07)

Thermal Foldback Knee Point (サーマルフォールドバックニーポイント) (TFK) レジスタ(0x03)、MAX16806

TFKレジスタは、サーマルニーを設定する4ビットのレジスタです。データバイトの先頭から4ビットのみがTFKレジスタを設定します。残りの4ビットは無視されます(表6を参照)。TFP/SCLとTFN/SDA間の差動電圧が設定したサーマルフォールドバックのニーを下回ると、MAX16806は減光を開始します。出荷時デフォルトのレジスタ値は1.174Vであり、この値は+60℃に対するサーマルセンサMAX6613の出力に相当します。

Thermal Foldback Slope Gain (サーマルフォールドバックスロープ利得) レジスタ(0x04)、MAX16806

Thermal Foldback Slope Gainレジスタは、サーマルフォールドバックの二一の後の利得を設定する2ビットのレジスタです。データバイトの先頭から2ビットのみがThermal Foldback Slope Gainレジスタを設定します。残りの6ビットは無視されます(表7を参照)。出荷時デフォルトのレジスタ値は4V/Vです。

表6. サーマルフォールドバックのニー

THERMAL FOLDBACK KNEE POINT (°C) (MAX6613)	THERMAL FOLDBACK KNEE POINT (mV)	BIT 3	BIT 2	BIT 1	BIT 0	HEX
60	1174	0	0	0	0	(0x00)
65	1118	0	0	0	1	(0x01)
70	1062	0	0	1	0	(0x02)
75	1006	0	0	1	1	(0x03)
80	950	0	1	0	0	(0x04)
85	894	0	1	0	1	(0x05)
90	838	0	1	1	0	(0x06)
96	782	0	1	1	1	(0x07)
101	726	1	0	0	0	(80x0)
106	670	1	0	0	1	(0x09)
111	615	1	0	1	0	(0x0A)
116	559	1	0	1	1	(0x0B)
121	503	1	1	0	0	(0x0C)
126	447	1	1	0	1	(0x0D)
131	391	1	1	1	0	(0x0E)
136	335	1	1	1	1	(0x0F)

表7. サーマルフォールドバックの スロープ利得

THERMAL FOLDBACK SLOPE GAIN (V/V)	BIT 1	BIT 0	HEX
16	0	0	(0x00)
12	0	1	(0x01)
8	1	0	(0x02)
4	1	1	(0x03)

Thermal Foldback Clamp Level (サーマルフォールドバッククランプレベル) レジスタ(0x05)、MAX16806

サーマルフォールドバッククランプレベルは、LED電流の最小パーセント値を設定する3ビットのレジスタです。データバイトの先頭から3ビットのみがThermal Foldback Clamp Levelレジスタを設定します。残りの5ビットは無視されます。表8を参照してください。出荷時デフォルトのレジスタ値は40%です。

EEPROM Content Transfer (EEPROMコンテンツ転送) レジスタ(0x06)

MAX16805/MAX16806はEEPROM Content Transfer レジスタを使って、データをEEPROMからダイナミックレジスタに転送します。このレジスタに発行された書込みコマンドは、データをEEPROMからダイナミックレジスタに転送します。EEPROM Content Transfer レジスタに書き込まれたデータバイトは、無効です。電源起動時に、EEPROMの内容がダイナミックレジスタに自動的にロードされます。

EEPROM Program Enable (EEPROMプログラムイネーブル) レジスタ(0x08)

EEPROM Program Enableレジスタは、プログラミング用にEEPROMをイネーブルします。EEPROMプログラミングサイクルを開始するには、EEPROM Programming Enableレジスタに書き込んでください。レジスタに書き込まれたデータは無効ですが、Passwordレジスタへの書込みコマンド[(OxFF), (OxCA)]の後に発行する必要があります。

表8. サーマルフォールドバック クランプレベル

THERMAL FOLDBACK CLAMP LEVEL (%)	BIT 2	BIT 1	BIT 0	HEX
100	0	0	0	(0x00)
91	0	0	1	(0x01)
83	0	1	0	(0x02)
74	0	1	1	(0x03)
66	1	0	0	(0x04)
57	1	0	1	(0x05)
49	1	1	0	(0x06)
40	1	1	1	(0x07)

アプリケーション情報

LED電流の設定

MAX16805/MAX16806は、CS+とCS-の間の検出抵抗器でLED電流を設定します。R_{SENSE}両端に接続された差動検出アンプは、グランドループ耐性と低周波ノイズ除去を備えています。LED電流は、次式から求められます。

I_{LED} = V_{SENSE} / R_{SENSE}

 V_{SENSE} は、 I^2 Cを使って103mV~198mVに設定することができます。

EEPROMの設定

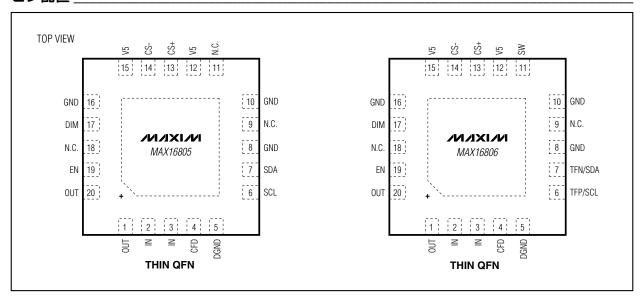
EEPROMの設定を開始する前に、 V_{IN} を22Vに設定してください。MAX16805/MAX16806は、ダイナミックレジスタを使ってEEPROMを設定します。希望するダイナミックレジスタが一旦設定値で更新されたら、データバイト(0xCA)をPasswordレジスタ(0xFF)に書き込んでください。データバイト(0xCA)は、EEPROMプログラミングモードをイネーブルします。(0xCA)を除くその他のデータバイトは、EEPROMプログラミングモードをディセーブルします。データをダイナミックレジスタからEEPROMに転送するには、EEPROM Program Enableレジスタ(0xO8)に書き込んでください。

入力電圧に関して

正常に動作させるには、最低入力電圧は必ず下記の値である必要があります。

 $V_{\rm IN(MIN)} > V_{\rm SENSE} + V_{\rm FT(MAX)} + \Delta V_{\rm DO(MAX)}$ ここで、 $V_{\rm FT(MAX)}$ はすべての直列接続されたLEDの総順 方向電圧であり、 $\Delta V_{\rm DO(MAX)}$ は最大下降出力電圧です。

ピン配置

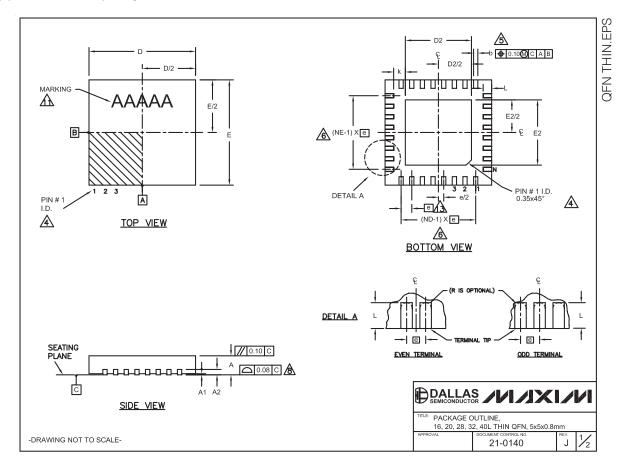


チップ情報

PROCESS: BiCMOS-DMOS

パッケージ

(このデータシートに掲載されているパッケージ仕様は、最新版が反映されているとは限りません。最新のパッケージ情報は、japan.maxim-ic.com/packages をご参照下さい。)



パッケージ(続き)

(このデータシートに掲載されているパッケージ仕様は、最新版が反映されているとは限りません。最新のパッケージ情報は、 japan.maxim-ic.com/packagesをご参照下さい。)

COMMON DIMENSIONS															
PKG.	1	6L 5x	5	20L 5x5		28L 5x5		32L 5x5			40L 5x5				
SYMBOL	MIN.	NOM.	MAX.	MIN.	NOM.	MAX.	MIN.	NOM.	MAX.	MIN.	NOM.	MAX.	MIN.	NOM.	MAX.
Α	0.70	0.75	0.80	0.70	0.75	0.80	0.70	0.75	0.80	0.70	0.75	0.80	0.70	0.75	0.80
A1	0	0.02	0.05	0	0.02	0.05	0	0.02	0.05	0	0.02	0.05	0	0.02	0.05
A2	A2 0.20 REF.		F.	0.20 REF.		0.20 REF.		0.	20 RE	F.	0.20 REF.				
b	0.25	0.30	0.35	0.25	0.30	0.35	0.20	0.25	0.30	0.20	0.25	0.30	0.15	0.20	0.25
D	4.90	5.00	5.10	4.90	5.00	5.10	4.90	5.00	5.10	4.90	5.00	5.10	4.90	5.00	5.10
E	4.90	5.00	5.10	4.90	5.00	5.10	4.90	5.00	5.10	4.90	5.00	5.10	4.90	5.00	5.10
е	0	.80 B	SC.	0.65 BSC.		0.50 BSC.		0.50 BSC.		0.40 BSC.					
k	0.25	1	1	0.25	-	1	0.25	-	-	0.25	-	-	0.25	-	-
L	0.30	0.40	0.50	0.45	0.55	0.65	0.45	0.55	0.65	0.30	0.40	0.50	0.30	0.40	0.50
N	16				20		28		32			40			
ND	4			5		7			8		10				
NE	4				5		7			8		10			
JEDEC		WHHB			WHH		WHHD-1		WHHD-2						

M	\cap	т	=	C	

- 1. DIMENSIONING & TOLERANCING CONFORM TO ASME Y14.5M-1994
- 2. ALL DIMENSIONS ARE IN MILLIMETERS. ANGLES ARE IN DEGREES.
- 3 N IS THE TOTAL NUMBER OF TERMINALS.

4	THE TERMINAL #1 IDENTIFIER AND TERMINAL NUMBERING CONVENTION SHALL
_	CONFORM TO JESD 95-1 SPP-012. DETAILS OF TERMINAL #1 IDENTIFIER ARE
	OPTIONAL, BUT MUST BE LOCATED WITHIN THE ZONE INDICATED. THE TERMINAL #1
	IDENTIFIER MAY BE EITHER A MOLD OR MARKED FEATURE.

- \triangle DIMENSION b APPLIES TO METALLIZED TERMINAL AND IS MEASURED BETWEEN 0.25 mm AND 0.30 mm FROM TERMINAL TIP.
- ⚠ ND AND NE REFER TO THE NUMBER OF TERMINALS ON EACH D AND E SIDE RESPECTIVELY.
- 7. DEPOPULATION IS POSSIBLE IN A SYMMETRICAL FASHION.
- ▲ COPLANARITY APPLIES TO THE EXPOSED HEAT SINK SLUG AS WELL AS THE TERMINALS.
- 9. DRAWING CONFORMS TO JEDEC MO220, EXCEPT EXPOSED PAD DIMENSION FOR T2855-3 AND T2855-6.
- WARPAGE SHALL NOT EXCEED 0.10 mm.
- 11. MARKING IS FOR PACKAGE ORIENTATION REFERENCE ONLY.
- NUMBER OF LEADS SHOWN ARE FOR REFERENCE ONLY.
- LEAD CENTERLINES TO BE AT TRUE POSITION AS DEFINED BY BASIC DIMENSION "e", ±0.05.

-DRAWING NOT TO SCALE-

EXPOSED PAD VARIATIONS							
PKG.		D2		E2			
CODES	MIN.	NOM.	MAX.	MIN.	NOM.	MAX.	
T1655-2	3.00	3.10	3.20	3.00	3.10	3.20	
T1655-3	3.00	3.10	3.20	3.00	3.10	3.20	
T1655N-1	3.00	3.10	3.20	3.00	3.10	3.20	
T2055-3	3.00	3.10	3.20	3.00	3.10	3.20	
T2055-4	3.00	3.10	3.20	3.00	3.10	3.20	
T2055-5	3.15	3.25	3.35	3.15	3.25	3.35	
T2855-3	3.15	3.25	3.35	3.15	3.25	3.35	
T2855-4	2.60	2.70	2.80	2.60	2.70	2.80	
T2855-5	2.60	2.70	2.80	2.60	2.70	2.80	
T2855-6	3.15	3.25	3.35	3.15	3.25	3.35	
T2855-7	2.60	2.70	2.80	2.60	2.70	2.80	
T2855-8	3.15	3.25	3.35	3.15	3.25	3.35	
T2855N-1	3.15	3.25	3.35	3.15	3.25	3.35	
T3255-3	3.00	3.10	3.20	3.00	3.10	3.20	
T3255-4	3.00	3.10	3.20	3.00	3.10	3.20	
T3255-5	3.00	3.10	3.20	3.00	3.10	3.20	
T3255N-1	3.00	3.10	3.20	3.00	3.10	3.20	
T4055-1	3.40	3.50	3.60	3.40	3.50	3.60	
T4055-2	3.40	3.50	3.60	3.40	3.50	3.60	

DALLA SEMICONDUCTO								
TITLE: PACKAGE OUTLINE,								
16, 20, 28, 32, 40L THIN QFN, 5x5x0.8mm								
APPROVAL	21-0140	REV.	2/2					

マキシム・ジャパン株式会社

〒169-0051東京都新宿区西早稲田3-30-16(ホリゾン1ビル) TEL. (03)3232-6141 FAX. (03)3232-6149

マキシムは完全にマキシム製品に組込まれた回路以外の回路の使用について一切責任を負いかねます。回路特許ライセンスは明言されていません。 マキシムは随時予告なく回路及び仕様を変更する権利を留保します。

Maxim Integrated Products, 120 San Gabriel Drive, Sunnyvale, CA 94086 408-737-7600 ___