# 

## バック/ブースト安定化チャージポンプ、 μMAXパッケージ

概要

MAX1759は、1セルのリチウムイオン(Li+)電池、 あるいは2又は3セルのNiMH又はアルカリ電池から小型 ハンドヘルドポータブル機器用の安定化出力電圧を 生成するバック/ブースト安定化チャージポンプです。 MAX1759は+1.6V~+5.5Vの広入力電圧範囲で動作し、 固定3.3V又は可変(2.5V~5.5V)出力を生成します (Dual Mode $^{\text{TM}}$ )。マキシム社のユニークなチャージポンプ 構造により、入力電圧が安定化出力電圧の上下いずれの 場合も許容されます。MAX1759は動作周波数が1.5MHz と高いにも関わらず、自己消費電流が50µAと低く保たれ ます。

MAX1759は超小型バック/ブーストコンバータとして 設計されており、僅か3つのセラミックコンデンサで +2.5V入力から100mA(min)保証の出力電流を生成 する完全DC-DCコンバータを構成することができます。 さらに、出力電圧が安定状態の時に信号を送るオープン ドレインパワーOK(POK)出力も備えています。

MAX1759は、高さ1.09mmでサイズが8ピンSOPの 半分の省スペース10ピンµMAXパッケージで提供されて います。

### アプリケーション

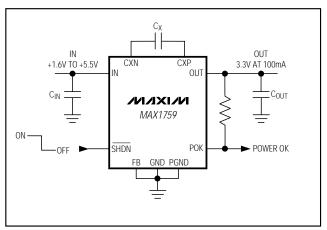
Li+バッテリ駆動アプリケーション

超小型機器

バックアップバッテリブーストコンバータ

トランスレータ

### 標準動作回路



Dual ModeはMaxim Integrated Productsの商標です。

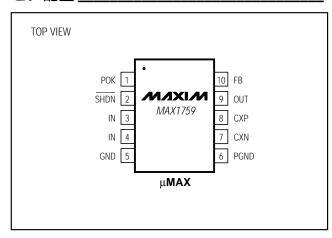
#### 特長

- ◆ 安定化出力電圧(固定3.3V又は可変2.5V~5.5V)
- ◆ 保証出力電流:100mA
- ◆ 入力電圧範囲:+1.6V~+5.5V
- ◆ 低自己消費電流:50µA
- ◆ シャットダウンモード: 1μA
- ◆ シャットダウン中は負荷を入力から切断
- ◆ 高い動作周波数: 1.5MHz
- ◆ 小型セラミックコンデンサを使用
- ◆ 短絡保護及びサーマルシャットダウン
- ◆ パッケージ:小型10ピンµMAX

### 型番

PART	TEMP. RANGE	PIN-PACKAGE
MAX1759EUB	-40°C to +85°C	10 μMAX

#### ピン配置



Maxim Integrated Products 1

### **ABSOLUTE MAXIMUM RATINGS**

IN, OUT, FB, POK, \$\overline{SHDN}\$ to GND0.3V to +6V PGND to GND	Operating Temperature Range40°C to +85°C Junction Temperature+150°C Storage Temperature Range65°C to +150°C Lead Temperature (soldering, 10s)+300°C
---	---

Stresses beyond those listed under "Absolute Maximum Ratings" may cause permanent damage to the device. These are stress ratings only, and functional operation of the device at these or any other conditions beyond those indicated in the operational sections of the specifications is not implied. Exposure to absolute maximum rating conditions for extended periods may affect device reliability.

#### **ELECTRICAL CHARACTERISTICS**

(Circuit of Figure 1,  $V_{IN} = V_{\overline{SHDN}} = 2V$ , FB = PGND = GND,  $C_{IN} = 10 \mu F$ ,  $C_X = 0.33 \mu F$ ,  $C_{OUT} = 10 \mu F$ ,  $T_A = 0^{\circ}C$  to +85°C, unless otherwise noted. Typical values are at  $T_A = +25^{\circ}C$ .)

PARAMETER	PARAMETER SYMBOL CONDITIONS		MIN	TYP	MAX	UNITS
Input Voltage Range	VIN		1.6		5.5	V
Input Undervoltage Lockout Voltage	V <sub>U</sub> VLO		0.6	1.0	1.4	V
Output Voltage Adjustment Range		$1.6V \le V_{\text{IN}} \le 5.5V$	2.5		5.5	V
Output Voltage	Vout	$2V \le V_{IN} \le 5.5V$ , $1mA \le I_{LOAD} \le 50mA$	3.17	3.3	3.43	V
Output Voltage		$2.5V \le V_{IN} \le 5.5V$ , $1mA \le I_{LOAD} \le 100mA$	3.17	3.3	3.43	
Maximum Output Current	I <sub>LOAD,MAX</sub>	$2.5V \le V_{\text{IN}} \le 5.5V$	100			mA
Transient Load Current		I <sub>LOAD</sub> ≤ 100mA (RMS)		200		mA
Quiescent Supply Current	IQ	$V_{IN} = V \overline{SHDN} = 4V$ , $V_{FB} = 0$ , stepping down	ng down 50 90		90	μА
Quiescent Supply Current	I IQ	$V_{IN} = V \overline{SHDN} = 2V$ , $V_{FB} = 0$ , stepping up	85 180		180	
Shutdown Supply Current	IQ, <del>SHDN</del>	$1.6V \le V_{IN} \le 5.5V$ , $V \overline{SHDN} = 0$		1	5	μΑ
Leakage Current into OUT in Shutdown		$V_{IN} = 2V$ , $V_{OUT} = 3.3V$ , $V_{\overline{SHDN}} = 0$		1	5	μΑ
SHDN Logic Input Voltage	VIL	$1.6V \le V_{IN} \le 5.5V$		0.25 • V <sub>IN</sub>		V
	VIH	$1.6V \le V_{\text{IN}} \le 5.5V$	0.7 • V <sub>IN</sub>			\ \ \
SHDN Input Leakage Current	ISHDN	V <u>SHDN</u> = 5.5V	-1		1	μA
FB Regulation Voltage	V <sub>FB</sub>	$V_{IN} = 1.65V$ , $V_{OUT} = 3.3V$	1.205	1.235	1.265	V
FB Input Current		V <sub>FB</sub> = 1.27V		25	200	nA
FB Dual-Mode Threshold		Internal feedback		100	50	mV
To Dual-Mode Theshold		External feedback	200	100		mV
POK Trip Voltage		Falling edge at FB	1.0	1.1	1.2	V
POK Output Low Voltage	VoL	$I_{SINK} = 0.5 \text{mA}, V_{IN} = 2V$		5	100	mV
POK Leakage Current		$V_{POK} = 5.5V, V_{FB} = 1.27V$		0.01	0.2	μΑ
Switching Frequency	fosc	$1.6V \le V_{IN} \le 5.5V$ , $V_{FB} = 1V$	1.2	1.5	1.8	MHz
Output Short-Circuit Current		$V_{OUT} = 0$ , $2.5V \le V_{IN} \le 5.5V$ , foldback current limit		110		mA
Thermal Shutdown Temperature		Rising temperature		160		°C
Thermal Shutdown Hysteresis				20		°C
Efficiency		$V_{IN} = 3.6V$ , $I_{LOAD} = 10mA$		90		%

### **ELECTRICAL CHARACTERISTICS**

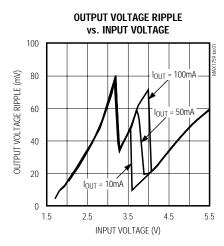
(Circuit of Figure 1,  $V_{IN} = V_{\overline{SHDN}} = 2V$ , FB = PGND = GND,  $C_{IN} = 10\mu F$ ,  $C_X = 0.33\mu F$ ,  $C_{OUT} = 10\mu F$ ,  $T_A = -40^{\circ}C$  to +85°C, unless otherwise noted.) (Note 1)

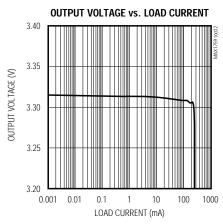
PARAMETER	SYMBOL	CONDITIONS	MIN	MAX	UNITS	
Input Voltage Range	VIN		1.6	5.5	V	
Input Undervoltage Lockout Voltage	V <sub>U</sub> VLO		0.6	1.4	V	
Output Voltage	Vout	$2V \le V_{IN} \le 5.5V$ , $0 \le I_{LOAD} \le 50$ mA	3.15	3.45	V	
Output voltage	VOU1	$2.5V \le V_{IN} \le 5.5V$ , $0 \le I_{LOAD} \le 100mA$	3.15	3.45	V	
Output Voltage Adjustment Range		1.6V ≤ V <sub>IN</sub> ≤ 5.5V	2.5	5.5	V	
Maximum Output Current	ILOAD,MAX	$2.5V \le V_{IN} \le 5.5V$	100		mA	
Quiescent Supply Current	lo	$V_{IN} = V \overline{SHDN} = 4V, V_{FB} = 0$		90	μΑ	
Quiescent Supply Current	ΙQ	$V_{IN} = V \overline{SHDN} = 2.5V, V_{FB} = 0$		180		
Shutdown Supply Current	IQ, <del>SHDN</del>	$1.6V \le V_{IN} \le 5.5V$ , $V \overline{SHDN} = 0$		6	μΑ	
Leakage Current into OUT in Shutdown		$V_{IN} = 2V$ , $V_{OUT} = 3.3V$ , $V_{\overline{SHDN}} = 0$		5	μΑ	
SHDN Input Logic Voltage	V <sub>IL</sub>	$1.6V \le V_{IN} \le 5.5V$		0.2 • V <sub>IN</sub>	V	
Shibit input Logic voltage	V <sub>IH</sub>	$1.6V \le V_{\text{IN}} \le 5.5V$	0.7 • V <sub>IN</sub>		V	
SHDN Input Leakage Current	ISHDN	V <u>SHDN</u> = 5.5V	-1	1	μΑ	
FB Regulation Voltage	V <sub>FB</sub>	V <sub>IN</sub> = 1.65V, V <sub>OUT</sub> = 3.3V	1.205	1.265	V	
FB Input Bias Current		$V_{FB} = 1.27V$		200	nA	
FB Dual Mode Threshold		Internal feedback		40	mV	
rb Dual Mode Threshold		External feedback	200		mV	
POK Trip Voltage		Falling edge at FB	1.0	1.2	V	
POK Output Low Voltage	V <sub>OL</sub>	$I_{SINK} = 0.5 \text{mA}, V_{IN} = 2V$		100	mV	
POK Leakage Current		$V_{POK} = 5.5V$		0.2	μΑ	
Switching Frequency	fosc	$1.6V \le V_{IN} \le 5.5V$ , $V_{FB} = 1V$	1.1	1.9	MHz	

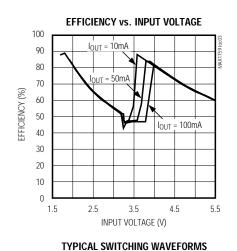
**Note 1:** Specifications to -40°C are guaranteed by design and are not production tested.

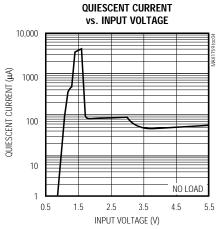
### 標準動作特性

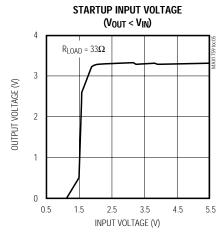
(Circuit of Figure 1,  $C_{IN} = 10\mu F$ ,  $C_X = 0.33\mu F$ ,  $C_{OUT} = 10\mu F$ ,  $V_{OUT} = 3.3V$ ,  $V_{IN} = 2.5V$ ,  $T_A = +25^{\circ}C$ , unless otherwise noted.)

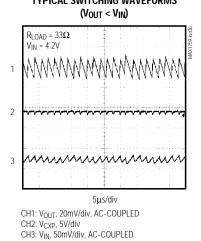


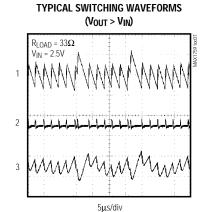


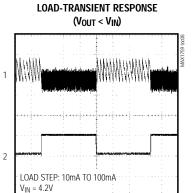








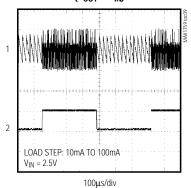




# LOAD-TRANSIENT RESPONSE (Vout > Vin)





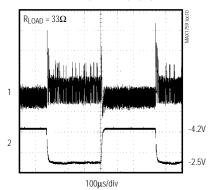


CH1: V<sub>OUT</sub>, 20mV/div, AC-COUPLED CH2: I<sub>OUT</sub>, 100mA/div

### 標準動作特性(続き)\_

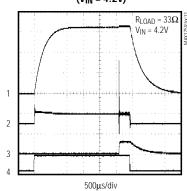
(Circuit of Figure 1,  $C_{IN} = 10\mu F$ ,  $C_{X} = 0.33\mu F$ ,  $C_{OUT} = 10\mu F$ ,  $V_{OUT} = 3.3V$ ,  $V_{IN} = 2.5V$ ,  $T_{A} = +25^{\circ}C$ , unless otherwise noted.)

#### LINE-TRANSIENT RESPONSE



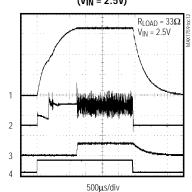
CH1: V<sub>OUT</sub>, 20mV/div, AC-COUPLED CH2: V<sub>IN</sub>, 1V/div, AC-COUPLED

#### TURN-ON/OFF RESPONSE (V<sub>IN</sub> = 4.2V)



CH1: V<sub>OUT</sub>,1V/div CH2: I<sub>IN</sub>, 200mA/div CH3: V<sub>POK</sub>, 5V/div CH4: V<sub>SHDN</sub>, 5V/div

#### TURN-ON/OFF RESPONSE (V<sub>IN</sub> = 2.5V)



CH1: V<sub>OUT</sub>,1V/div CH2: I<sub>IN</sub>, 200mA/div CH3: V<sub>POK</sub>, 5V/div CH4: V<sub>SHDN</sub>, 5V/div

### 端子説明

名称	機能
POK	オープンドレインパワーOK出力。出力電圧が安定化状態の時、POKはハイインピーダンスです。V <sub>FB</sub> が1.1Vより低くなるとPOKは電流をシンクします。ロジック信号を得るためには、POKとV <sub>OUT</sub> の間に10k~1Mのプルアップ抵抗を接続して下さい。使用しない場合はPOKを接地するか、未接続のままにして下さい。シャットダウン中、POKはハイインピーダンスになります。
SHDN	シャットダウン入力。ハイにすると通常動作になります。ローにするとシャットダウンモードになります。 シャットダウン中、OUTはハイインピーダンスになります。
IN	入力電源。両方のピンを一つにまとめて接続し、セラミックコンデンサでGNDにバイパスして下さい(「コンデンサの選択」を参照)。
GND	グランド。短いトレースでGNDをPGNDに接続して下さい。
PGND	電源グランド。チャージポンプ電流がこのピンを流れます。
CXN	チャージポンプ伝達コンデンサの負端子
CXP	チャージポンプ伝達コンデンサの正端子
OUT	電源出力。出力フィルタコンデンサでGNDにバイパスして下さい。
FB	デュアルモードフィードバック。FBをGNDに接続すると3.3V出力になります。外部抵抗分圧器に接続すると、出力電圧を2.5V~5.5Vの範囲で調整できます。
	POK SHDN IN GND PGND CXN CXP OUT

詳細

MAX1759は、ユニークなチャージポンプ構造により、安定化出力電圧の上下両方の入力電圧を許容します。内部回路が $V_{\rm IN}$ と $V_{\rm OUT}$ を検出し、安定化出力を生成するために $V_{\rm IN}$ をステップアップするべきかステップダウンするべきかを決定します。 $V_{\rm IN}$ が $V_{\rm OUT}$ よりも低い場合、チャージポンプは安定化ステップアップ電圧ダブラとして動作します。 $V_{\rm IN}$ が $V_{\rm OUT}$ よりも高い場合、チャージポンプはステップダウンゲーティッドスイッチとして動作します。

軽負荷の電圧ステップダウンモード(入力電圧が出力電圧よりも高い場合)においては、コントローラはCXNをPGNDに接続し、CXPを交互にINからOUTに接続することによって電荷を出力に送ります(図1及び図2を参照)。 $V_{IN}$ は $V_{OUT}$ よりも高いですが、この方式では重負荷において出力を安定化することができない場合があります。その場合、MAX1759は自動的にステップアップモードに切換わります。ステップアップモードでは、伝達コンデンサ( $C_X$ )を使用して負荷に供給される電荷を変調することによって出力を安定状態に保ちます(図2を参照)。軽負荷時には、チャージポンプは負荷に電流を供給する必要がある時だけ切換わるため、自己消費電流が低くなります。出力電圧リップルは負荷が軽くても大きくなりません。

#### シャットダウンモード

SHDNをローにすると、MAX1759はシャットダウンモードになります。これによりチャージポンプスイッチ、発振器及び制御ロジックがディセーブルされ、自己消費電流が1µAに低減します。シャットダウン中、出力はハイインピーダンスになり、入力から切り離されます。シャットダウン中、POK出力はハイインピーダンスになります。

#### 低電圧ロックアウト

MAX1759の低電圧ロックアウト機能は、入力電圧が1Vより低くなるとデバイスをオフにします。

#### パワーOK出力

POKはレギュレータのフィードバック電圧が1.1Vより低くなると電流をシンクするオープンドレイン出力です。フィードバック電圧は、固定出力モード(FBをGNDに接続)の場合は内部抵抗分圧器のフィードバック電圧、可変出力モードの場合は外部抵抗分圧器からの外部フィードバック電圧です。POKとOUTの間に10k~1Mのプルアップ抵抗を使用することで、ロジック出力を提供することができます。使用しない場合はPOKをGNDに接続するか、あるいは未接続のままにして下さい。

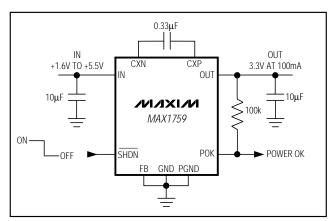


図1. 標準アプリケーション回路

#### ソフトスタート及び短絡保護

MAX1759はフの字短絡保護機能を備えています。この 回路はスタートアップ時の突入電流を制限するソフト スタートを提供します。出力がグランドに短絡した 場合は出力電流を110mA(typ)に制限します。

#### サーマルシャットダウン

MAX1759は温度ヒステリシス付のサーマルシャットダウン機能を備えています。チップ温度が160 を超えると、デバイスはシャットダウンします。チップが20 下がると、MAX1759は再びターンオンします。出力の過負荷によってチップが高温になり、負荷が除去されない場合、デバイスはオフ、オンを繰り返し、出力がパルス的になります。

### 設計手順

#### 出力電圧の設定

MAX1759デュアルモードフィードバックコントローラは、内部設定の3.3V安定化出力又は外部抵抗分圧器を使った2.5V~5.5Vの可変出力電圧を選択できます。FBをGNDに接続することで、安定化3.3V出力を選択できます。可変出力にするには、OUTとGNDの間に抵抗分圧器を接続して下さい。フィードバックループの安定性を保証し、FBピンバイアス電流による誤差を最小限に抑えるため、抵抗分圧器に流す電流は約15µAにして下さい。R2を50k ~100k の範囲で選び、次式でR1を計算して下さい(図3)。

$$R1 = R2[V_{OUT}/V_{FB}) - 1]$$

及び

$$V_{OUT} = V_{FB}(R1 + R2)/R2$$

ここで、V<sub>OUT</sub>は希望の出力電圧(2.5V~5.5V)、V<sub>FB</sub>は 内部安定化電圧(公称1.235V)です。

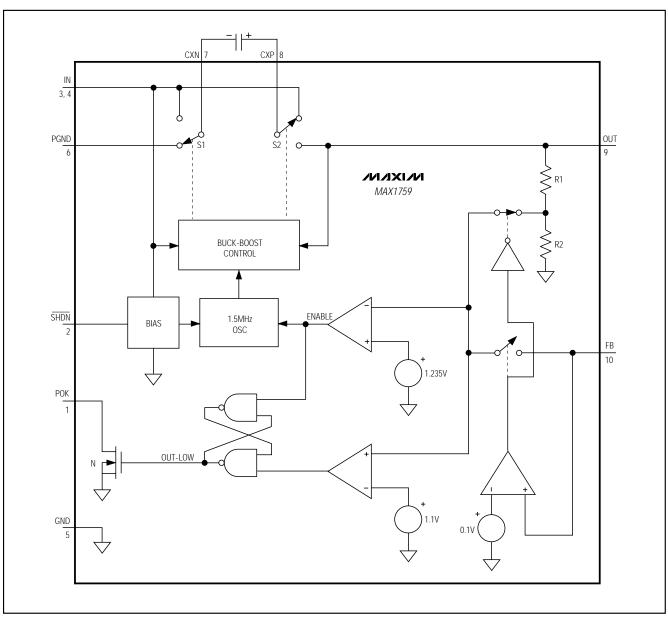


図2. ファンクションダイアグラム

M/IXI/N

図3の回路は外部標準1%抵抗を使って安定化2.5Vを生成します。表面実装抵抗をMAX1759の近く(FBピンから5mm以内)に取り付けて下さい(「プリント基板レイアウト」の項を参照)。

#### コンデンサの選択

コンデンサC<sub>IN</sub>、C<sub>X</sub>及びC<sub>OUT</sub>を選択することにより、チャージポンプ回路の物理的寸法、出力電流及び出力リップルを最適化して下さい。推奨コンデンサ値については表1を参照して下さい。

出力リップルを小さく維持するには、低ESRコンデンサ (20m)を使用する必要があります。セラミックコンデンサを推奨します。大出力電流を必要とする低コストアプリケーションでは、出力コンデンサとして $1\mu$ Fセラミックと $10\mu$ Fタンタルの並列接続で使用することができます。セラミックコンデンサの低ESRにより、出力リップルを許容レベル以下に抑えやすくなります。

#### 出力電圧リップル

MAX1759は、マキシム社独自の自動制御方式で電圧ダブラと電圧ステップダウンのどちらかを選択することにより、様々な負荷電流及びV<sub>IN</sub>とV<sub>OUT</sub>の電圧差に対して出力電圧レギュレーションを維持することができます。

V<sub>IN</sub>がV<sub>OUT</sub>よりも低い場合、チャージポンプは常に電圧ダブラモードで動作します。出力電圧の制御は、伝達コンデンサによって供給される電荷を変調することによって行われます。

V<sub>IN</sub>がV<sub>OUT</sub>よりも高い場合、チャージポンプは電圧ステップダウンモードで動作しますが、重負荷時は安定化状態を維持するため、必要に応じて電圧ダブラに戻ることがあります。通常、ステップダウンモードにおける出力電圧リップルは、電圧ダブラモードの時よりも大幅に小さくなります(「標準動作特性」を参照)。

#### 出力電流

MAX1759は、+2.5V入力から安定化3.3V、100mA を連続的に供給することができます。電流がRMSで100mA以下であれば、ピークとして200mAまで許容されます。

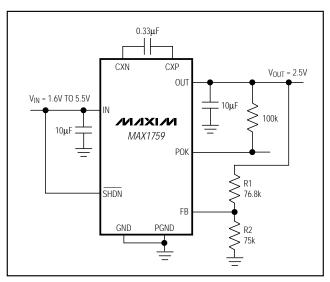


図3. 安定化2.5V出力を得るための外部フィードバック

### 表1. コンデンサの選択

OUTPUT			ALUE	OUTPUT RIPPLE (mV)		
(mA)	C <sub>IN</sub> (µF)	C <sub>X</sub> (μF)	C <sub>OUT</sub> (µF)	V <sub>IN</sub> = 2.5V	V <sub>IN</sub> = 4.2V	
100	10	0.33	10	40	20	
100	4.7	0.22	4.7	80	60	
50	2.2	0.1	2.2	100	80	

#### アプリケーション情報

#### プリント基板レイアウト

MAX1759は高周波スイッチトコンデンサ電圧レギュレータです。最高の回路性能を得るためには、グランドプレーンを使用し、C<sub>IN</sub>、C<sub>X</sub>、C<sub>OUT</sub>及び(使用している場合は)フィードバック抵抗をデバイスの近くに配置して下さい。外部フィードバックを使用する場合は、フィードバック抵抗をFBの近くに配置することによってフィードバックノードをできるだけ小さくして下さい。推奨プリント基板部品配置及び基板レイアウトを図4a及び図4bに示します。

#### チップ情報

**TRANSISTOR COUNT: 1802** 

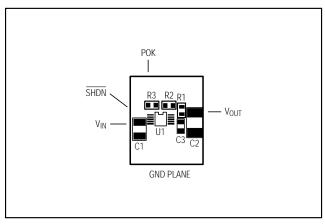


図4a. MAX1759の部品配置図

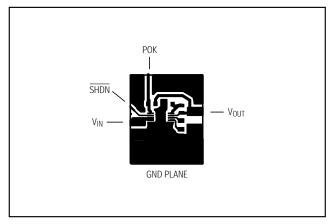
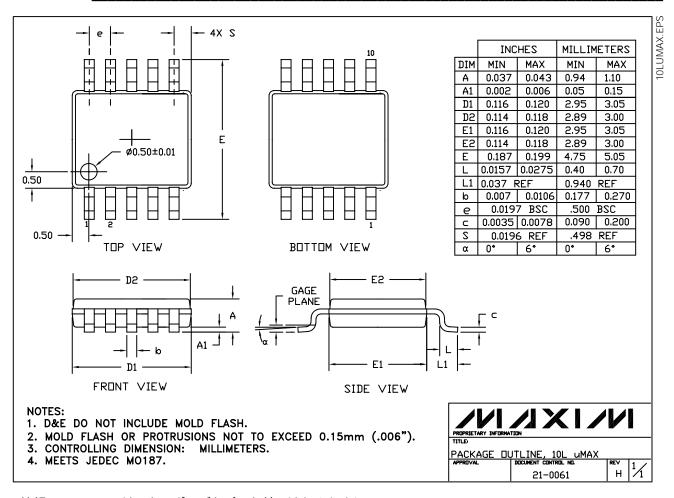


図4b. MAX1759の推奨プリント基板レイアウト

パッケージ



注記: MAX1759はエクスポーズドパッド付ではありません。

販売代理店

# マキシム・ジャパン株式会社

〒169-0051東京都新宿区西早稲田3-30-16(ホリゾン1ビル) TEL. (03)3232-6141 FAX. (03)3232-6149

マキシム社では全体がマキシム社製品で実現されている回路以外の回路の使用については責任を持ちません。回路特許ライセンスは明言されていません。マキシム社は随時予告なしに回路及び仕様を変更する権利を保留します。

10 \_\_\_\_\_Maxim Integrated Products, 120 San Gabriel Drive, Sunnyvale, CA 94086 408-737-7600