

概要

MAX4073は、低コストのハイサイド電流検出アンプです。 利得設定抵抗を排除した電圧出力を備えているため、 携帯電話、ノートブックコンピュータ、PDA及びその 他の電流監視を必要とする機器に最適です。ハイサイド 電流監視はバッテリ駆動機器のグランド経路に干渉し ないため、MAX4073はバッテリ駆動機器に特に適して います。入力同相電圧範囲は+2V~+28Vで、電源電圧 には影響されません。MAX4073は帯域幅が1.8MHzと 広いため、バッテリ充電器制御ループの中で使用する のに適しています。

3つの電圧利得バージョン及びユーザ選択の外部検出抵抗 により、フルスケール電流読取りが設定されます。その 高度な集積化により、MAX4073はシンプルでコンパクト な電流検出解決法となっています。

MAX4073は+3V~+28Vの単一電源で動作し、消費電流 は僅か0.5mAです。本デバイスは自動車用動作温度範囲 (-40 ~+125)で仕様が測定されており、パッケージ は省スペースの5ピンSC70(SOT23の半分)で提供され ています。

これと同様の6ピンSOT23デバイスで同相電圧範囲の 広いもの(0~+28V)については、MAX4173データ シートを参照して下さい。

アプリケーション

携帯電話

ノートブックコンピュータ

ポータブル/バッテリ駆動機器

スマートバッテリパック/充電器

PDA

電源管理機器

PAバイアス制御

システム全体/ボードレベルの電流監視

高精度電流ソース

特長

- ◆ 低コスト、コンパクト電流検出解決法
- ◆ 3つの利得バージョンが入手可能
 - +20V/V (MAX4073T)
 - +50V/V (MAX4073F)
 - +100V/V (MAX4073H)
- ◆ フルスケール精度:±1.0%

◆ 消費電流:500uA

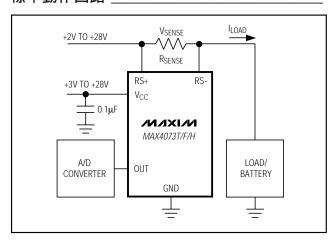
◆ 広帯域幅: 1.8MHz

◆ 同相範囲:+2V~+28V(電源電圧に依存しません)

◆ 自動車用温度範囲:-40 ~+125

◆ パッケージ:省スペース5ピンSC70

標準動作回路



ピン配置は最後に記載されています。

型番

PART	TEMP. RANGE	PIN-PACKAGE	GAIN (V/V)	TOP MARK
MAX4073TAXK-T	-40°C to +125°C	5 SC70-5	20	ACM
MAX4073TAUT-T	-40°C to +125°C	6 SOT23-6	20	AAUE
MAX4073FAXK-T	-40°C to +125°C	5 SC70-5	50	ACN
MAX4073FAUT-T	-40°C to +125°C	6 SOT23-6	50	AAUF
MAX4073HAXK-T	-40°C to +125°C	5 SC70-5	100	ACO
MAX4073HAUT-T	-40°C to +125°C	6 SOT23-6	100	AAUG

/U/IXI/N/

ABSOLUTE MAXIMUM RATINGS

V _{CC} to GNDRS+, RS- to GND	
•	
OUT to GND0	.3V to (VCC + 0.3V)
Output Short-Circuit to GND	Continuous
Differential Input Voltage (V _{RS+} - V _{RS-})	±5V
Current Into Any Pin	
Continuous Power Dissipation ($T_A = +70$ °C)	
5-pin SC70 (derate 2.27mW/°C above +70	0°C)200mW
6-pin SOT23 (derate 8.7mW/°C above +70	0°C)696mW

Operating Temperature Range	40°C to +125°C
Junction Temperature	+150°C
Storage Temperature Range	65°C to +150°C
Lead Temperature (soldering, 10s)	+300°C

Stresses beyond those listed under "Absolute Maximum Ratings" may cause permanent damage to the device. These are stress ratings only, and functional operation of the device at these or any other conditions beyond those indicated in the operational sections of the specifications is not implied. Exposure to absolute maximum rating conditions for extended periods may affect device reliability.

ELECTRICAL CHARACTERISTICS

 $(V_{RS+} = +2V \text{ to } +28V, V_{SENSE} = (V_{RS+} - V_{RS-}) = 0, V_{CC} = +3V \text{ to } +28V, T_A = T_{MIN} \text{ to } T_{MAX}, \text{ unless otherwise noted. Typical values are at } T_A = +25^{\circ}C.)$ (Note 1)

PARAMETER	SYMBOL	CONDITIONS		MIN	TYP	MAX	UNITS	
Operating Voltage Range	Vcc	(Note 2)	3		28	V		
Common-Mode Input Range	V _{CMR}	(Note 3)	2		28	V		
Common-Mode Rejection	CMR	V _{SENSE} = 100m ³	V, V _{CC} = 12V		90		dB	
Supply Current	Icc	V _C C = 28V			0.5	1.2	mA	
Leakage Current	I _{RS+} /I _{RS-}	V _C C = 0, V _{RS+} =	= 28V		0.05	1	μΑ	
Input Bias Current	I _{RS+}				20	60	^	
input bias current	I _{RS-}	40				120	μA	
Full-Scale Sense Voltage	V _{SENSE}	VSENSE = (VRS+	- V _{RS-})		150		mV	
Total OUT Voltage Error (Note 4)		VSENSE = 100m ¹	$V, V_{CC} = 12V, V_{RS+} = 2V$		±1.0			
		Vsense = 100mV, V _{CC} = 12V, V _{RS+} = 12V, T _A = +25°C Vsense = 100mV, V _{CC} = 12V, V _{RS+} = 12V, T _A = T _{MIN} to T _{MAX} Vsense = 100mV, V _{CC} = 28V, V _{RS+} = 28V, T _A = +25°C Vsense = 100mV, V _{CC} = 28V, V _{RS+} = 28V, T _A = T _{MIN} to T _{MAX}			±1.0	±5.0	- %	
						±7.0		
					±1.0	±5.0		
						±8.5		
		V _{SENSE} = 6.25mV (Note 5); V _{CC} = 12V, V _{RS+} = 12V			±7.5			
Extrapolated Input Offset Voltage	Vos	V _{CC} = V _{RS+} = 12V, V _{SENSE} > 10mV			1.0		mV	
		.,	MAX4073T, V _{CC} = 3V					
OUT High Voltage	(VCC - VOH)	V _{SENSE} = 150mV	MAX4073F, V _{CC} = 7.5V		0.8	1.2	V	
		1301111	MAX4073H, V _{CC} = 15V					

NIXIN

ELECTRICAL CHARACTERISTICS (continued)

 $(V_{RS+} = +2V \text{ to } +28V, V_{SENSE} = (V_{RS+} - V_{RS-}) = 0, V_{CC} = +3V \text{ to } +28V, T_A = T_{MIN} \text{ to } T_{MAX}, \text{ unless otherwise noted.}$ Typical values are at $T_A = +25^{\circ}C$.) (Note 1)

PARAMETER	SYMBOL	CONDITIONS		MIN	TYP	MAX	UNITS	
Bandwidth	BW	V _{CC} = 12V, V _{RS+} = 12V, C _{LOAD} = 5pF	MAX4073T, V _{SENSE} = 100mV		1.8		MHz	
			MAX4073F, V _{SENSE} = 100mV		1.7			
Bandwidth			MAX4073H, VSENSE = 100mV		1.6			
			MAX4073T/F/H VSENSE = 6.25mV (Note 5)		600		kHz	
		MAX4073T		20				
Gain	AV	MAX4073F			50		V/V	
		MAX4073H			100			
·	ΔΑγ	VCC = 12V, VRS+ = 12V, VSENSE = 10mV to 150mV, MAX4073T/F	T _A = +25°C		±1.0	±4.5	- %	
Gain Accuracy			$T_A = T_{MIN}$ to T_{MAX}			±6.5		
Carriceanacy		VCC = 12V, VRS+ = 12V, VSENSE = 10mV to 100mV, MAX4073H	TA = +25°C		±1.0	±4.5		
			$T_A = T_{MIN}$ to T_{MAX}			±6.5		
OUT Settling Time to 1% of Final		$V_{CC} = 12V$ $V_{RS+} = 12V$ $C_{LOAD} = 5pF$	Vsense = 6.25mV to 100mV		400		ns	
Value			VSENSE = 100mV to 6.25mV		800		113	
Output Resistance	Rout				12		kΩ	
			VSENSE = 60mV, MAX4073T	70	78			
Power-Supply Rejection Ratio	PSRR	Vcc = 3V to 28V	V _{SENSE} = 24mV, MAX4073F	70	85		dB	
			V _{SENSE} = 12mV, MAX4073H	70	90			
Power-Up Time (Note 6)		C _{LOAD} = 5pF, V _{SENSE} = 100mV			5		μS	
Saturation Recovery Time (Note 7)		$V_{CC} = 12V$, $V_{RS+} = 12V$, $C_{LOAD} = 5pF$			5		μS	

Note 1: All devices are 100% production tested at $T_A = +25$ °C. All temperature limits are guaranteed by design.

Note 2: Inferred from PSRR test.

Note 3: Inferred from OUT Voltage Error test.

Note 4: Total OUT Voltage Error is the sum of the gain and offset errors.

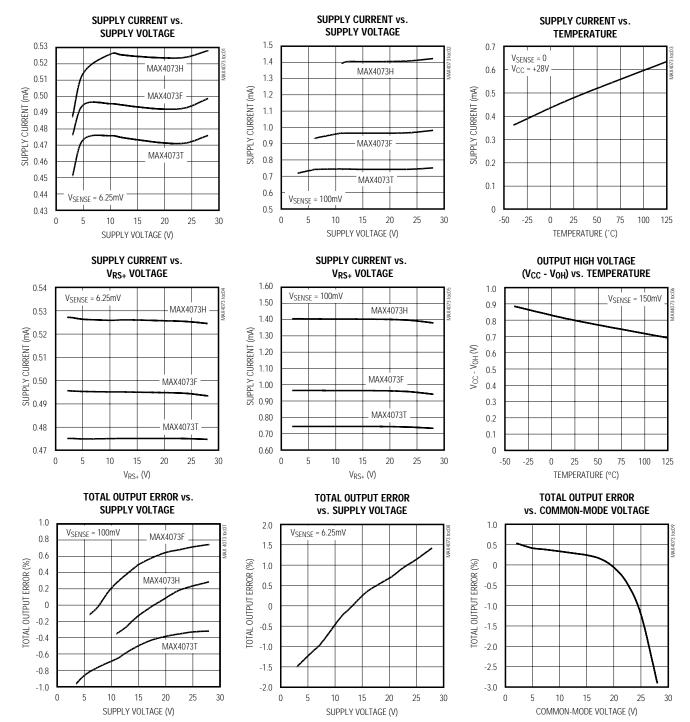
Note 5: 6.25mV = 1/16 of 100mV full-scale sense voltage.

Note 6: Output settles to within 1% of final value.

Note 7: The device will not experience phase reversal when overdriven.

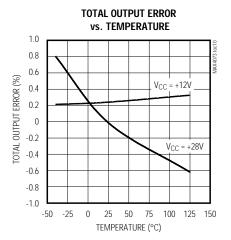
標準動作特性

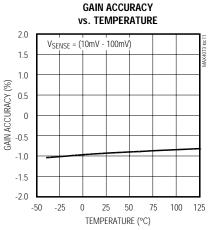
 $(V_{CC} = +12V, V_{RS+} = +12V, V_{SENSE} = 100mV, C_L = 5pF, T_A = +25$ °C, unless otherwise noted.)

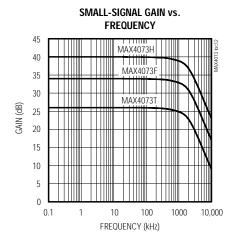


標準動作特性(続き)

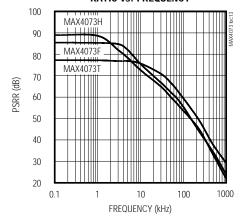
 $(V_{CC} = +12V, V_{RS+} = +12V, V_{SENSE} = 100mV, C_L = 5pF, T_A = +25^{\circ}C, unless otherwise noted.)$



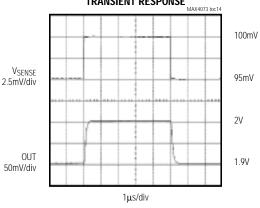




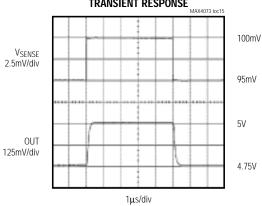
POWER-SUPPLY REJECTION RATIO vs. FREQUENCY



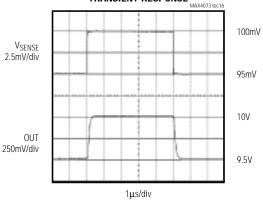




MAX4073F SMALL-SIGNAL TRANSIENT RESPONSE

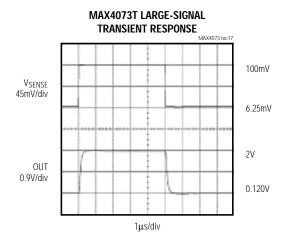


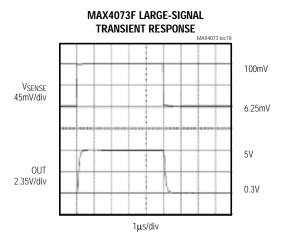
MAX4073H SMALL-SIGNAL TRANSIENT RESPONSE

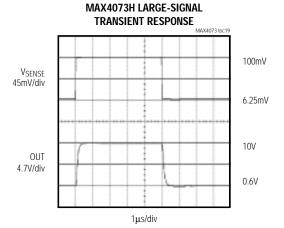


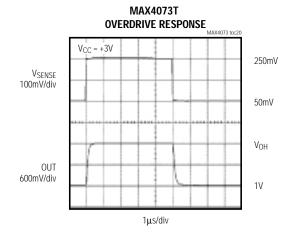
標準動作特性(続き)_

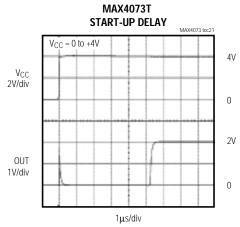
 $(V_{CC} = +12V, V_{RS+} = +12V, V_{SENSE} = 100mV, C_L = 5pF, T_A = +25^{\circ}C, unless otherwise noted.)$











端子説明

端	端子		機能	
SOT23-6	SC70-5			
1, 2	2	GND	グランド	
3	3	Vcc	電源電圧入力。0.1µFコンデンサでGNDにバイパスして下さい。	
4	4	RS+	外部検出抵抗への接続点(電源側)	
5	5	RS-	外部検出抵抗への接続点(負荷側)	
6	1	OUT	電圧出力。 V_{OUT} は V_{SENSE} に比例しています。出力インピーダンスは約1 2 k Ω です。	

詳細

MAX4073は、入力同相電圧範囲(+2V~+28V)が電源電圧に依存しないハイサイド電流検出アンプです。この機能により、最低+2Vのバッテリからの電流を監視できるばかりでなく、電源電圧(V_{CC})より高い電圧でのハイサイド電流検出も可能になっています。

MAX4073の動作は次の通りです。ソースからの電流 はR_{SENSE}を通って負荷に流れます(図1)。内部検出アンプ の反転入力はハイインピーダンスであるため、RG2には (入力バイアス電流を無視すれば)電流は殆ど流れません。 このため、検出アンプの反転入力電圧はV_{SOURCE}-(I_{LOAD})(R_{SENSE})になります。アンプのオープンループ 利得の働きにより、非反転入力は強制的に反転入力と 実質的に同じ電圧レベルになります。このため、RG1 の両端の電圧降下は(I_{LOAD})(R_{SENSE})に等しくなります。 また、I_{RG1}はRG1を流れるため、I_{RG1}=(I_{LOAD}) (R_{SENSE})/RG1となります。内部電流ミラーはI_{RG1}を電流 利得係数(β)だけ増倍して I_{RGD} = β x I_{RG1} とします。 これを解くと $I_{RGD} = \beta \times (I_{LOAD})(R_{SENSE})/RG1$ となり ます。出力インピーダンスが無限であると仮定すると、 V_{OUT} = (I_{RGD})(RGD)。I_{RGD}の式を代入して移項すると、 $V_{OUT} = \beta x (RGD/RG1)(R_{SENSE} \times I_{LOAD})$ 。デバイスの 利得はβxRGD/RG1に等しくなります。従って、 $V_{OUT} = (GAIN)(R_{SENSE})(I_{LOAD})$. CTMAX4073TD場合GAIN = 20V/V、MAX4073Fの場合GAIN = 50V/V、 MAX4073Hの場合はGAIN = 100V/Vです。

フルスケール出力電圧範囲はR_{SENSE}抵抗とMAX4073の 適当な利得バージョンを選択することによって設定 できます。

アプリケーション情報

推奨部品定数

MAX4073は、様々な検出抵抗の値を使うことによって 広範囲の電流を検出できます。表1にMAX4073の標準 動作用の一般的な抵抗値が記載されています。

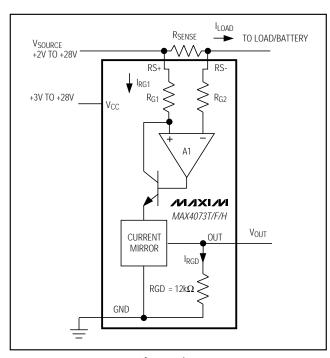


図1. ファンクションダイアグラム

R_{SENSE}の選択

小さな電流を高精度で測定するには、R_{SENSE}の値を大きくして下さい。値を大きくすると、検出電圧が大きくなり、内部オペアンプのオフセット電圧誤差が減少します。標準的な検出電圧範囲は10mV~150mVです。

非常に大きな電流を監視するアプリケーションにおいては、R_{SENSE}がI²R損失を放熱できなければなりません。抵抗の定格電力消費を超えると、抵抗値がドリフトしたり、あるいは完全に故障して、端子間に絶対最大定格(±5V)を超える差動電圧を発生することがあります。

I_{SENSE}の高周波成分が大きい場合は、R_{SENSE}のインダクタンスを小さくして下さい。巻線抵抗はインダクタンスが最も大きく、金属皮膜抵抗はそれよりも多少良好です。こうしたアプリケーションにおいては低インダクタンス金属膜抵抗が最適です。

 $V_{SENSE} = 100$ mVの時、フルスケール出力電圧は利得に依存して2V、5V又は10Vとなります。適正動作のためには、 V_{CC} がフルスケール電圧を1.2Vを超えるようにして下さい(「標準動作特性」の「Output High Voltage (V_{CC} - V_{OH}) vs. Temperature」を参照)。

プリント基板トレースをRSENSEとして使用する方法

R_{SENSE}のコストが問題になり、しかも精度が重要でない場合は、図2に示す別法が使えます。この解決法ではプリント基板(PCB)のトレースを使用して検出抵抗を形成します。幅0.1インチ $(0.25\,\mathrm{cm})$ の2オンス銅の抵抗率は、 $30\,\mathrm{m}\Omega/$ フィートです。また、銅抵抗の温度係数はかなり大きいため(約 $0.4\,\mathrm{W}/$)、温度変動の大きなシステムにおいてはこの影響を補償する必要があります。また、銅トレースの最大電力消費を超えないで下さい。

例えば、MAX4073Tで最大負荷電流を10A、 R_{SENSE} を $5m\Omega$ とした場合、フルスケール V_{SENSE} は50mVとなり、最大 V_{OUT} は1Vとなります。この場合の R_{SENSE} としては、幅0.1インチ(0.25cm)の銅トレースを約5cm必要とします。

出力インピーダンス

MAX4073の出力は12kΩの抵抗を駆動する電流ソースです。OUTに抵抗性負荷を追加するとMAX4073の出力利得が減少します。殆どのアプリケーションにおいては、出力誤差を最小限に抑えるためにOUTをハイインピーダンス入力段に接続して下さい。出力バッファが必要な場合は、単一電源動作時に入力同相範囲と出力電圧スイングがグランドを含むオペアンプを使って下さい。オペアンプの電源電圧範囲はシステムに予想される電圧をカバーしている必要があります。

出力負荷によって生じるパーセント誤差は次式で表され ます。

$$\%_{\text{ERROR}} = 100 \left(\frac{R_{\text{LOAD}}}{12k\Omega + R_{\text{LOAD}}} - 1 \right)$$

ここで、R_{I OAD}はOUTにかかる外部負荷です。

電流ソース回路

図3にMAX4073とスイッチングレギュレータを使った 電流ソースのブロック図を示します。

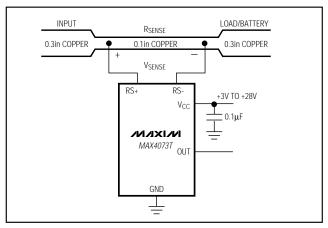


図2. プリント基板を使った場合のMAX4073Tの接続

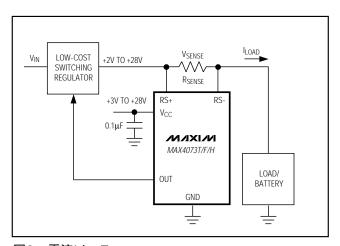
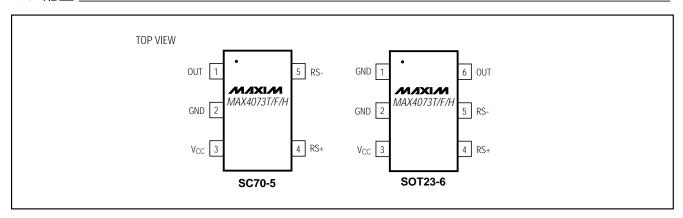


図3. 電流ソース

表1. 推奨部品定数

FULL-SCALE LOAD CURRENT ILOAD (A)	CURRENT-SENSE RESISTOR RSENSE (mΩ)	GAIN	FULL-SCALE OUTPUT VOLTAGE (FULL-SCALE V _{SENSE} = 100mV) V _{OUT} (V)
		20	2.0
0.1	1000	50	5.0
		100	10.0
		20	2.0
1	100	50	5.0
		100	10.0
		20	2.0
5	20	50	5.0
		100	10.0
		20	2.0
10	10	50	5.0
		100	10.0

ピン配置

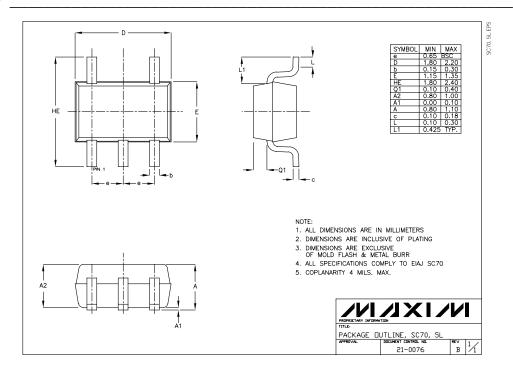


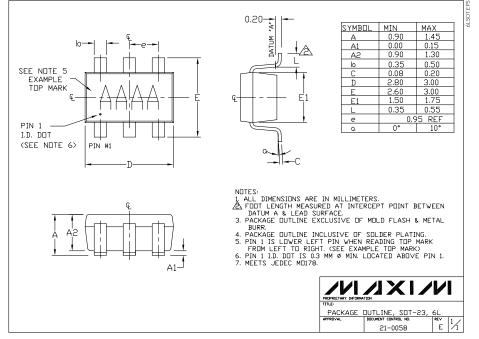
チップ情報

TRANSISTOR COUNT: 187

PROCESS: Bipolar

パッケージ





マキシム・ジャパン株式会社

〒169-0051東京都新宿区西早稲田3-30-16(ホリゾン1ビル) TEL. (03)3232-6141 FAX. (03)3232-6149

マキシム社では全体がマキシム社製品で実現されている回路以外の回路の使用については責任を持ちません。回路特許ライセンスは明言されていません。マキシム社は随時予告なしに回路及び仕様を変更する権利を保留します。

10 ______Maxim Integrated Products, 120 San Gabriel Drive, Sunnyvale, CA 94086 408-737-7600