

#### 概要

MAX6351~MAX6360はリセット電圧を複数持つマイクロ プロセッサ(μP)監視回路で、個別のICやディスクリート部品 と比べてシステムの信頼性及び精度を大幅に向上させます。 入力電源電圧が関連付けられているプリセット済みのスレッ ショルドより下がると、全てのリセット出力が発生します。 また、出力はいずれかの入力電源電圧が+1.0Vを越えている 限り有効です。

このシリーズの全製品には、ディバウンスされたアクティブローのマニュアルリセット入力が備わっています。また、 MAX6358/MAX6359/MAX6360には、46.4秒のスター トアップタイムアウト期間と2.9秒の通常のタイムアウト期 間を持つウォッチドッグタイマ入力が付いています。 MAX6355/ MAX6356/MAX6357には、3番目の電圧を監 視するための電圧監視入力が追加されています。

MAX6351は2つのアクティブロー、プッシュプルリセット出力を備えており、1つは $V_{CC}$ 1を、もう1つは $V_{CC}$ 2を基準にしています。MAX6353/MAX6356/MAX6359は $V_{CC}$ 1を基準にするアクティブロー、プッシュプルソウスを開発しませ ています。MAX6354/MAX6357/MAX6360はV<sub>CC</sub>2を基準 にするアクティブロー、プッシュプルリセット出力を備えて います。

これらの全製品には、「電圧スレッショルドレベル」に示されて いるように、広範囲に渡る電圧スレッショルドレベルが用意 されています。これらの製品は拡張温度範囲(-40℃~+85℃)で動作し、5ピン及び6ピンのSOT23パッケージで提供され ています。

## 電圧スレッショルドレベル

PART NO.	V <sub>CC</sub> 1 NOMINAL	V <sub>CC</sub> 2 NOMINAL
SUFFIX	VOLTAGE	VOLTAGE
()	THRESHOLD (V)	THRESHOLD (V)
LT	4.63	3.08
LS	4.63	2.93
LR	4.63	2.63
MT	4.38	3.08
MS	4.38	2.93
MR	4.38	2.63
TZ	3.08	2.32
TY	3.08	2.19
TW	3.08	1.67
TV	3.08	1.58
SZ	2.93	2.32
SY	2.93	2.19
SW	2.93	1.67
sv	2.93	1.58
UW	2.78	1.67
UV	2.78	1.58
RW	2.63	1.67
RV	2.63	1.58

注:標準バージョンが太字で示されています。サンプルは通常標 準バージョンのみの在庫となります。入手性についてはお問い合 わせください。

### 特長

- ◆ +1.8V、+2.5V、+3.0V、+3.3V、+5Vの多電源電 圧の精密監視
- ◆ 工場出荷時に設定された高精度電源リセット スレッショルド
- ◆ 消費電流:20µA
- ◆ パワーオンリセットパルス幅: 100ms (min)
- ◆ ディバウンスされたTTL/CMOSコンパチブル マニュアルリセット入力
- ◆ ウォッチドッグタイマ スタートアップタイムアウト:46.4秒 通常タイムアウト:2.9秒
- ◆ 全温度範囲において完全保証
- ◆ V<sub>CC</sub>1 = 1V又はV<sub>CC</sub>2 = 1Vまでの有効なRESETの 保証
- ◆ 電源のトランジェント耐性
- ◆ デュアル電圧システム用の外付部品不要
- ◆ パッケージ: 小型5ピン及び6ピンSOT23
- ◆ 低コスト

## アプリケーション\_

コンピュータ

インテリジェント機器

コントローラ

多電圧システム

ポータブル/バッテリ 駆動機器

#### 型番

PART*	TEMP RANGE	PIN-PACKAGE
MAX6351UT-T	-40°C to +85°C	6 SOT23-6
<b>MAX6352</b> UK-T	-40°C to +85°C	5 SOT23-5
<b>MAX6353</b> UK-T	-40°C to +85°C	5 SOT23-5
<b>MAX6354</b> UK-T	-40°C to +85°C	5 SOT23-5
MAX6355UT-T	-40°C to +85°C	6 SOT23-6
MAX6356UT-T	-40°C to +85°C	6 SOT23-6
MAX6357UT-T	-40°C to +85°C	6 SOT23-6
MAX6358UT-T	-40°C to +85°C	6 SOT23-6
MAX6359UT-T	-40°C to +85°C	6 SOT23-6
MAX6360UT-T	-40°C to +85°C	6 SOT23-6

\*型番の の部分の空欄にはデバイスのスレッショルド電圧レベル を挿入します。希望する電圧レベルを「電圧スレッショルドレベル」 の表から選択し、サフィックスを完成してください。すべてのデバ イスはテープ&リールのみでの提供となります。SOTパッケージに ついては2500個単位での購入となります。

ピン配置はデータシートの最後に記載されています。 選択ガイドはデータシートの最後に記載されています。

#### 

#### **ABSOLUTE MAXIMUM RATINGS**

V <sub>CC</sub> 1, V <sub>CC</sub> 2 to GND0.3V to +6V	Continuous Power Dissipation (T <sub>A</sub> = +70°C)
RST (MAX6352/MAX6355/MAX6358)0.3V to +6V	5-Pin SOT23 (derate 7.1mW/°C above +70°C)571mW
RST, MR, WDI, RSTI, RSTIN (MAX6351/MAX6353/	6-Pin SOT23 (derate 8.7mW/°C above +70°C)695mW
MAX6356/MAX6359)0.3V to (V <sub>CC</sub> 1 + 0.3V)	Operating Temperature Range40°C to +85°C
RST, RST2 (MAX6351/MAX6354/	Junction Temperature+150°C
MAX6357/MAX6360)0.3V to (V <sub>CC</sub> 2 + 0.3V)	Storage Temperature Range65°C to +150°C
Input/Output Current, All Pins	Lead Temperature (soldering, 10s)+300°C

Stresses beyond those listed under "Absolute Maximum Ratings" may cause permanent damage to the device. These are stress ratings only, and functional operation of the device at these or any other conditions beyond those indicated in the operational sections of the specifications is not implied. Exposure to absolute maximum rating conditions for extended periods may affect device reliability.

#### **ELECTRICAL CHARACTERISTICS**

 $(V_{CC}1 = V_{CC}2 = +1.2V \text{ to } +5.5V, T_A = -40^{\circ}\text{C} \text{ to } +85^{\circ}\text{C}, \text{ unless otherwise noted. Typical values are at } T_A = +25^{\circ}\text{C.})$  (Note 1)

PARAMETER	SYMBOL	COI	MIN	TYP	MAX	UNITS		
Cupality Valtage	$V_{CC1}$ , $T_A = 0^{\circ}C$ to $+70^{\circ}C$		1.0		5.5	V		
Supply Voltage	V <sub>CC</sub> 2	$T_A = -40$ °C to $+85$ °C		1.2		5.5		
Supply Current	Icc1 + Icc2	V <sub>CC</sub> 1 = 5.5V, V <sub>CC</sub> 2	= 3.6V, all I/O pins open		20	50	μA	
		MANGO	T <sub>A</sub> = +25°C	4.54	4.63	4.72		
		MAX63L_	$T_A = -40^{\circ}C \text{ to } +85^{\circ}C$	4.5		4.75	1	
		MAYOO M	T <sub>A</sub> = +25°C	4.3	4.38	4.46	1	
		MAX63M_	$T_A = -40^{\circ}C \text{ to } +85^{\circ}C$	4.25		4.50	]	
		MAYCO T	T <sub>A</sub> = +25°C	3.03	3.08	3.14	1	
\/ 1 Threehold (Note 2)	\/1	MAX63T_	$T_A = -40^{\circ}C \text{ to } +85^{\circ}C$	3.00		3.15		
V <sub>CC</sub> 1 Threshold (Note 3)	V <sub>TH</sub> 1	1411/00	T <sub>A</sub> = +25°C	2.88	2.93	2.98	V	
		MAX63S_	$T_A = -40^{\circ}\text{C to } +85^{\circ}\text{C}$	2.85		3.00		
		MAX63U_	T <sub>A</sub> = +25°C	2.74	2.78	2.82		
			$T_A = -40^{\circ}C \text{ to } +85^{\circ}C$	2.70		2.85		
		MAX63R_	T <sub>A</sub> = +25°C	2.58	2.63	2.68		
			$T_A = -40^{\circ}C \text{ to } +85^{\circ}C$	2.55		2.70		
		MAX63T	T <sub>A</sub> = +25°C	3.03	3.08	3.14		
			$T_A = -40^{\circ}C \text{ to } +85^{\circ}C$	3.00		3.15	V	
		MAX63S	T <sub>A</sub> = +25°C	2.88	2.93	2.98		
			$T_A = -40^{\circ}C \text{ to } +85^{\circ}C$	2.85		3.00		
		MAX63R	T <sub>A</sub> = +25°C	2.58	2.63	2.68		
			$T_A = -40^{\circ}C \text{ to } +85^{\circ}C$	2.55		2.70		
\\	\ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \	MANGO 7	T <sub>A</sub> = +25°C	2.28	2.32	2.35		
V <sub>CC</sub> 2 Threshold (Note 3)	V <sub>TH</sub> 2	MAX63Z	$T_A = -40^{\circ}C \text{ to } +85^{\circ}C$	2.25		2.38		
		MAX63Y	T <sub>A</sub> = +25°C	2.16	2.19	2.22		
			$T_A = -40^{\circ}C \text{ to } +85^{\circ}C$	2.13		2.25		
		MANGO M	T <sub>A</sub> = +25°C	1.64	1.67	1.70	1	
		MAX63W	$T_A = -40^{\circ}\text{C to } +85^{\circ}\text{C}$	1.62		1.71	] 	
			T <sub>A</sub> = +25°C	1.55	1.58	1.61		
		MAX63V	$T_A = -40^{\circ}C \text{ to } +85^{\circ}C$	1.53		1.62		

2 \_\_\_\_\_\_*NIXIN*I

## **ELECTRICAL CHARACTERISTICS (continued)**

 $(V_{CC}1 = V_{CC}2 = +1.2V \text{ to } +5.5V, T_A = -40^{\circ}\text{C} \text{ to } +85^{\circ}\text{C}, \text{ unless otherwise noted. Typical values are at } T_A = +25^{\circ}\text{C.})$  (Note 1)

PARAMETER	SYMBOL	COND	MIN	TYP	MAX	UNITS		
Reset Threshold Tempco	ΔV <sub>TH</sub> /°C				20		ppm/°C	
Reset Threshold Hysteresis				V	TH/500	)	V	
V <sub>CC</sub> to Reset Delay		100mV overdrive		20		μs		
Reset Timeout Period	t <sub>RP</sub>	VCC1 > VTH1 (MAX), VC	CC2 > VTH2 (MAX)	100	180	280	ms	
		V <sub>CC</sub> 1 or V <sub>CC</sub> 2 ≥ 2.7V, I	SINK = 1.2mA			0.3		
		V <sub>CC</sub> 1 or V <sub>CC</sub> 2 ≥ 4.5V, I	SINK = 3.2mA			0.4		
RESET Output Voltage Low	VoL	$V_{CC}1$ or $V_{CC}2 \ge 1V$ , $I_{SI}$ $T_A = 0^{\circ}C$ to $+70^{\circ}C$	ΝΚ = 50μΑ,			0.3	V	
		$V_{CC}1$ or $V_{CC}2 \ge 1.2V$ , $T_A = -40^{\circ}C$ to $+85^{\circ}C$	I <sub>SINK</sub> = 50μA;			0.3		
RESET Output Voltage High		(_W, _V versions only), V <sub>CC</sub> 1 > V <sub>TH</sub> 1(MAX), V <sub>CC</sub> 2 > V <sub>TH</sub> 2(MAX)	ISOURCE = 350µA	0.8 × V <sub>CC</sub>				
(MAX6351/MAX6353/MAX6354/ MAX6356/MAX6357/MAX6359/ MAX6360 only)	Vон	(_Y versions only), VCC1 > VTH1(MAX), VCC2 > VTH2(MAX)		0.8 × V <sub>CC</sub>		V		
,		(_T, _S, _R versions only), VCC1 > VTH1(MAX), VCC2 > VTH2(MAX)	ISOURCE = 800µA	V <sub>CC</sub> - 1.5				
WATCHDOG INPUT (MAX6358/M	AX6359/MA	X6360)						
Watchdog Timeout Period	two	First timeout period after reset		25.6	46.4	72.0	S	
Waterlady Timedut Feriod	tw□	After first WDI falling ed	dge	1.6	2.9	4.5	3	
WDI Pulse Width (Note 4)	twDI	$V_{IL} = 0.4V, V_{IH} = 0.8 x$	Vcc	50			ns	
WDI Input Voltage (Note 5)	VIL	V <sub>CC</sub> 1 = 5V				0.3 x V <sub>C</sub> C	V	
TVD1 IIIput Voltago (Nete e)	VIH			0.7 x V <sub>CC</sub>			•	
WDI Input Current (Note 6)		VWDI = VCC			120	160	μΑ	
` ,		V <sub>WDI</sub> = 0		-20	-15		F	
MANUAL RESET INPUT	1	Г		1				
	VIL		$_{M_{-}}$ , $V_{CC1} > V_{TH1(MAX)}$			0.8	_	
MR Input Voltage	VIH	MAX63L_, MAX63M_, V <sub>CC</sub> 1 > V <sub>TH</sub> 1(MAX) MAX63Y, V <sub>CC</sub> 1 > V <sub>TH</sub> 1(MAX)		2.3			V	
l l l l l l l l l l l l l l l l l l l	VIL					0.3 x V <sub>CC</sub>		
	VIH	MAX63Y, Vcc1 > '	V <sub>TH</sub> 1 <sub>(MAX)</sub>	0.7 x V <sub>CC</sub>				

## **ELECTRICAL CHARACTERISTICS (continued)**

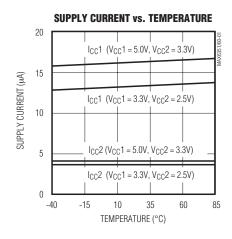
 $(V_{CC}1 = V_{CC}2 = +1.2V \text{ to } +5.5V, T_A = -40^{\circ}\text{C} \text{ to } +85^{\circ}\text{C}, \text{ unless otherwise noted.}$  Typical values are at  $T_A = +25^{\circ}\text{C}.)$  (Note 1)

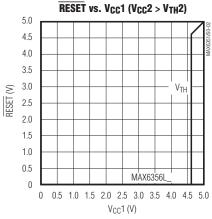
PARAMETER	SYMBOL	CONDITIONS			TYP	MAX	UNITS
MR Pullup Resistance				32	63.5	100	kΩ
MR Minimum Pulse Width	t <sub>RP</sub>			1			μs
MR Glitch Rejection					100		ns
MR to Reset Delay	t <sub>MD</sub>				0.1		μs
ADJUSTABLE RESET COMPARA	ATOR INPUT	Γ (MAX6355/MAX6356/	MAX6357)				
DCTIN I and at Three should	\/====	$V_{CC1} > V_{TH1(MAX)},$ $V_{CC2} > V_{TH2(MAX)}$	T <sub>A</sub> = +25°C	1.20	1.22	1.24	V
RSTIN Input Threshold	VRSTIN		$T_A = -40^{\circ}\text{C to } +85^{\circ}\text{C}$	1.19		1.25	V
RSTIN Input Current	IRSTIN	0 < V <sub>RSTIN</sub> < V <sub>CC</sub> 1 - 0.3V		-25		25	nA
RSTIN Hysteresis					2.5		mV

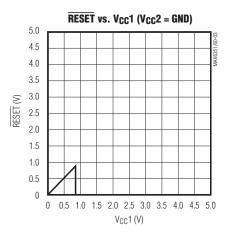
- Note 1: Overtemperature limits are guaranteed by design and not production tested.
- Note 2: The reset output is guaranteed to be in the correct state if either V<sub>CC</sub>1 or V<sub>CC</sub>2 is within its specified region of operation.
- Note 3: The reset output(s) is asserted if either V<sub>CC</sub>1 or V<sub>CC</sub>2 drops below its associated trip point.
- Note 4: Guaranteed by design. Not production tested.
- Note 5: WDI is internally serviced within the watchdog timeout period if WDI is left unconnected.
- Note 6: The WDI input current is specified as the average input current when the WDI input is driven high or low.

### 標準動作特性

 $(V_{CC}1 = +5V, T_A = +25^{\circ}C, unless otherwise noted.)$ 

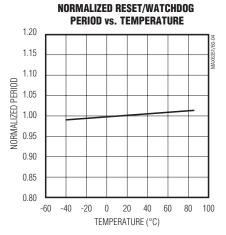


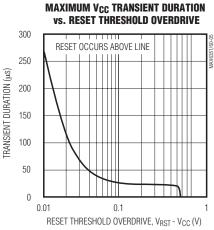


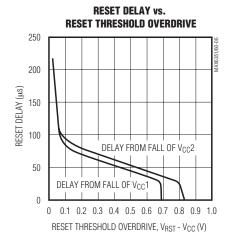


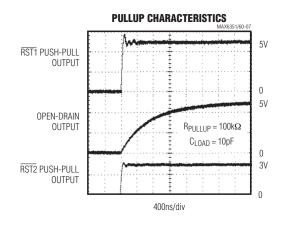
### 標準動作特性(続き)

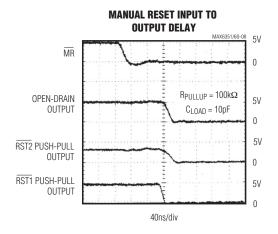
 $(V_{CC}1 = +5V, T_A = +25^{\circ}C, unless otherwise noted.)$ 











## 端子説明 \_\_\_\_\_\_

	端	子			
MAX6351	MAX6352 MAX6353 MAX6354	MAX6355 MAX6356 MAX6357	MAX6358 MAX6359 MAX6360	名称	機能
1	_	_	_	RST1	アクティブロー、V <sub>CC</sub> 基準のCMOSリセット出力
_	1	1	1	RST	アクティブローリセット出力。オープンドレイン (MAX6352/MAX6355/MAX6358)、V <sub>CC</sub> 1基準で プッシュプル(MAX6353/MAX6356/MAX6359)、 およびV <sub>CC</sub> 2基準でプッシュプル。
2	2	2	2	GND	グランド
3	3	3	3	MR	マニュアルリセット入力。リセットを強制するにはローにします。 $\overline{\text{RST}}$ 、 $\overline{\text{RST1}}$ 、および $\overline{\text{RST2}}$ は、 $\overline{\text{MR}}$ がローである間、および $\overline{\text{MR}}$ がハイになった後のタイムアウト期間はアクティブのままになります。使用しない場合は未接続にしておくか、 $V_{\text{CC}}$ 1に接続してください。 $V_{\overline{\text{MR}}}$ は $V_{\text{CC}}$ 1以下でなければなりません。
4	4	4	4	V <sub>CC</sub> 2	電源入力。 $V_{CC}$ 1を上回るとデバイスに電源を供給し、自身の電圧を監視します。
5	_	_	_	RST2	アクティブロー、V <sub>CC</sub> 2基準のCMOSリセット出力
_	_	5	_	RSTIN	低電圧リセットコンパレータ入力。監視電圧が 1.22Vより低くなると、リセットが実行されます。 リセットスレッショルド電圧は外部抵抗分圧器で設定 します。使用しない場合はV <sub>CC</sub> 1に接続して下さい。 V <sub>RSTIN</sub> はV <sub>CC</sub> 1以下でなければなりません。
_	_	_	5	WDI	ウォッチドッグ入力。WDIがタイムアウト期間よりも長い 期間ハイ又はローのままになると、リセットが実行されます。 タイマは、リセットが実行されるか、WDIが立上りまたは 立下りエッジを検出するとクリアされます。使用しない 場合は、フローティングにしてディセーブルにします。
6	5	6	6	V <sub>CC</sub> 1	電源入力。 $V_{CC}$ 2を上回るとデバイスに電源を供給し、自身の電圧を監視します。

6 \_\_\_\_\_\_ /VIXI/VI

詳細

#### 電源電圧

MAX6351~MAX6360マイクロプロセッサ( $\mu$ P)監視回路は、 $\mu$ Pに障害状態を警告することによりシステムの完全性を維持します。これらの集積回路は多電源システムを監視します。出力リセット状態は、 $V_{CC}$ 1又は $V_{CC}$ 2のいずれかが+1Vを越えている間有効であることが保証されています。

#### スレッショルドレベル

「電圧スレッショルドレベル」の表には、全ての可能な 入力電圧スレッショルドレベルの組合せが2文字コード で示されています。

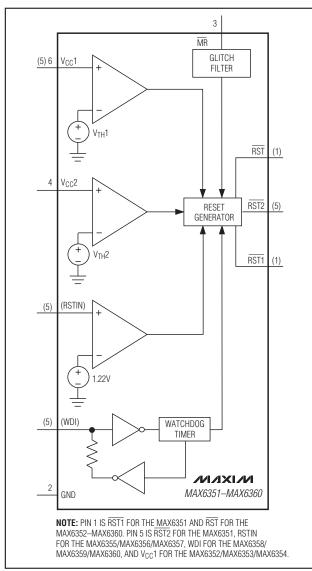


図1. ファンクションダイヤグラム

#### リセット出力

MAX6351は2つのアクティブロー、プッシュプルリセット出力を備えており、それぞれが2つの監視電圧の一方に対応します。MAX6353/MAX6356/MAX6359は $V_{CC}$ 1を基準とするアクティブロー、プッシュプルリセット出力となり、MAX6354/MAX6357/MAX6360は $V_{CC}$ 2を基準とするアクティブロー、プッシュプルリセット出力となります。MAX6352/MAX6355/MAX6358はアクティブロー、オープンドレインリセットを提供します。リセット出力はいずれかの電源が+1Vを越えている限り維持されます。

#### V<sub>CC</sub>の負方向への瞬時変化

MAX6351 $\sim$ MAX6360は、 $V_{CC}$ 1及び $V_{CC}$ 2の負方向への瞬時変化を無視するよう設計されています。「標準動作特性」のMaximum  $V_{CC}$  Transient Duration vs. Reset Threshold Overdriveのグラフを参照して下さい。

### 3番目の入力電圧 (MAX6355/MAX6356/MAX6357)

MAX6355/MAX6356/MAX6357には、3番目の電圧を監視するための入力が追加されています。RSTINのスレッショルド電圧は通常1.22Vです。1.22Vより高い電圧を監視するには、図2に示すように抵抗分圧器を回路に接続します。V<sub>FXT</sub>のスレッショルドは次の通りです。

$$V_{EXT\_TH} = 1.22V \left( \frac{R1 + R2}{R2} \right)$$

RSTINの電力は $V_{CC}$ 1により供給されるため、RSTINの電圧は $V_{CC}$ 1より低く又は同等に保つ必要があることに注意して下さい。

### ウォッチドッグ入力 (MAX6358/MAX6359/MAX6360)

MAX6358/MAX6359/MAX6360は、 $\mu$ Pの動作をモニタするデュアルモードのウォッチドッグタイマが内蔵されています。フレキシブルなタイムアウト構成には、

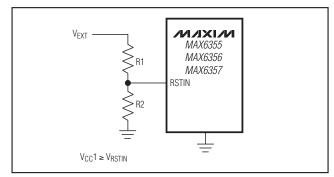


図2. 3番目の電圧の監視

スタートアップモードがあり、複雑なシステムが長時間 のブートを完了させることを可能にし、またノーマル モードがあり、監視回路がプロセッサの誤動作に対し 素早い警告を出すことを可能にします。

通常の動作モードでは、μPが標準的なタイムアウト期間 (1.6秒 min)内に有効な遷移(ハイからロー、またはローからハイ)でWDIをアップデートしなかった場合には、監視回路はリセットタイムアウト期間(140ms min)のリセットパルスを発生します。

各リセット( $V_{CC}$ 電源投入、マニュアルリセット、またはウォッチドッグリセット)発生後は、25.6秒の初期のウォッチドッグスタートアップ用のタイムアウト期間があります。スタートアップモードはシステムが起動し、ルーチンのウォッチドッグ・アップデートの機能を始める前に、全ての $\mu$ P及びシステムコンポーネントを完全に初期化するための延長期間を与えます。通常のウォッチドッグタイムアウト時間(1.6秒 min)はスタートアップタイムアウト期間の終了時、もしくはスタートアップ期間終了前のWDIの最初の遷移後に始まります(図3)。

#### アプリケーション情報

#### V<sub>CC</sub>=0まで有効なRESET出力の保証

一部のシステムでは、 $V_{CC}$ が0になっても有効なリセットを保証する必要があります。このようなアプリケーションでは、図4に示す回路を使用します。この構成はMAX6352/MAX6355/MAX6358のオープンドレイン出力には使用できないことに注意して下さい。

#### 双方向性リセット端子付μPへのインタフェース

双方向性リセット端子付マイクロプロセッサは、このデバイスのプッシュ/プル出力と競合します。これを避けるには、図5に示すように、4.7kΩの抵抗を

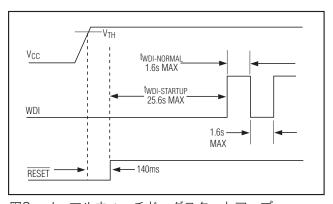


図3. ノーマルウォッチドッグスタートアップ シーケンス

RESET及びµPのリセットI/Oポートの間に接続します。 システムの他の部品もRESETを使用する場合は、この リセットを図に示されているようにバッファします。

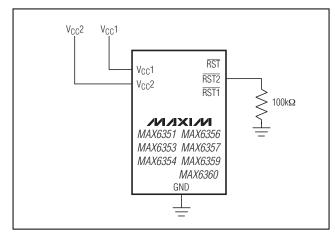


図4.  $V_{CC}1 = 0$ 及び $V_{CC}2 = 0$ まで有効なRESETを保証する回路

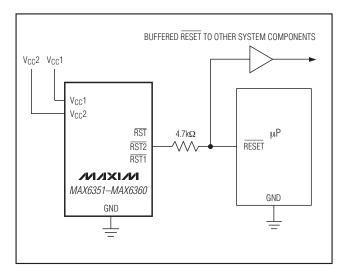
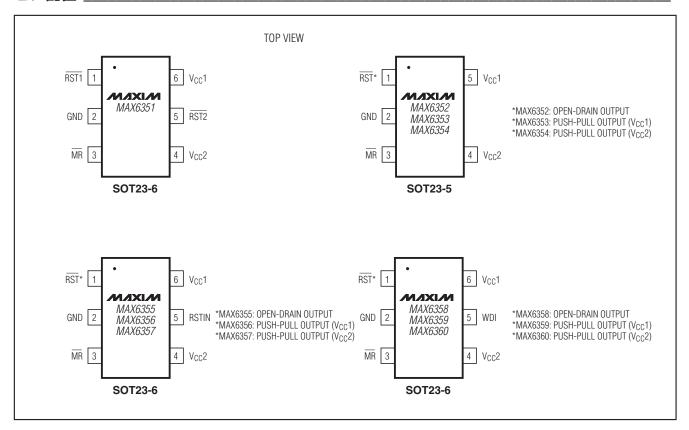


図5. 双方向性リセットI/O端子付uPへのインタフェース

## チップ情報

TRANSISTOR COUNT: 855

## ピン配置

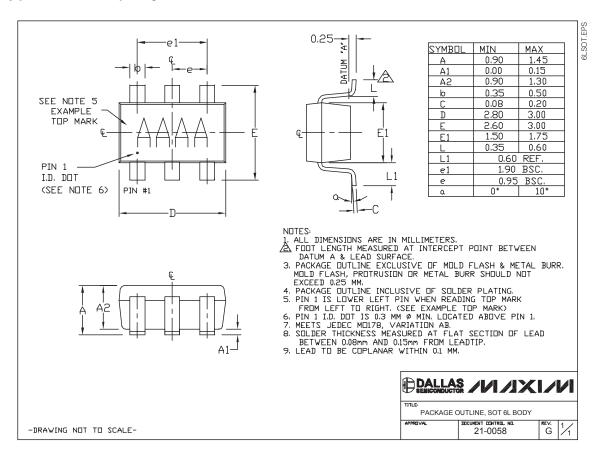


## 選択ガイド \_\_\_\_\_

PART	PIN COUNT	NUMBER OF SUPPLIES MONITORED	RST1	RST2	OPEN-DRAIN RESET	WATCHDOG TIMER	MANUAL RESET
MAX6351	6	2	~	~	_	_	V
MAX6352	5	2	_	_	V	_	V
MAX6353	5	2	~	_	_	_	~
MAX6354	5	2	_	~	_	_	~
MAX6355	6	3	_	_	~	_	~
MAX6356	6	3	~	_	_	_	~
MAX6357	6	3	_	~	_	_	~
MAX6358	6	2	_	_	~	~	~
MAX6359	6	2	~	_	_	~	~
MAX6360	6	2	_	~	_	~	V

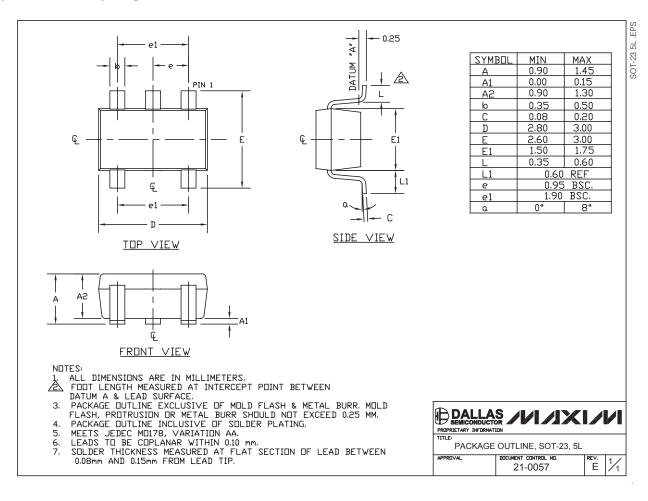
## パッケージ

(このデータシートに掲載されているパッケージ仕様は、最新版が反映されているとは限りません。最新のパッケージ情報は、japan.maxim-ic.com/packagesをご参照下さい。)



## パッケージ(続き)

(このデータシートに掲載されているパッケージ仕様は、最新版が反映されているとは限りません。最新のパッケージ情報は、japan.maxim-ic.com/packagesをご参照下さい。)



# マキシム・ジャパン株式会社

〒169-0051東京都新宿区西早稲田3-30-16(ホリゾン1ビル) TEL. (03)3232-6141 FAX. (03)3232-6149

マキシムは完全にマキシム製品に組込まれた回路以外の回路の使用について一切責任を負いかねます。回路特許ライセンスは明言されていません。マキシムは随時予告なく回路及び仕様を変更する権利を留保します。

11 \_\_\_\_\_Maxim Integrated Products, 120 San Gabriel Drive, Sunnyvale, CA 94086 408-737-7600